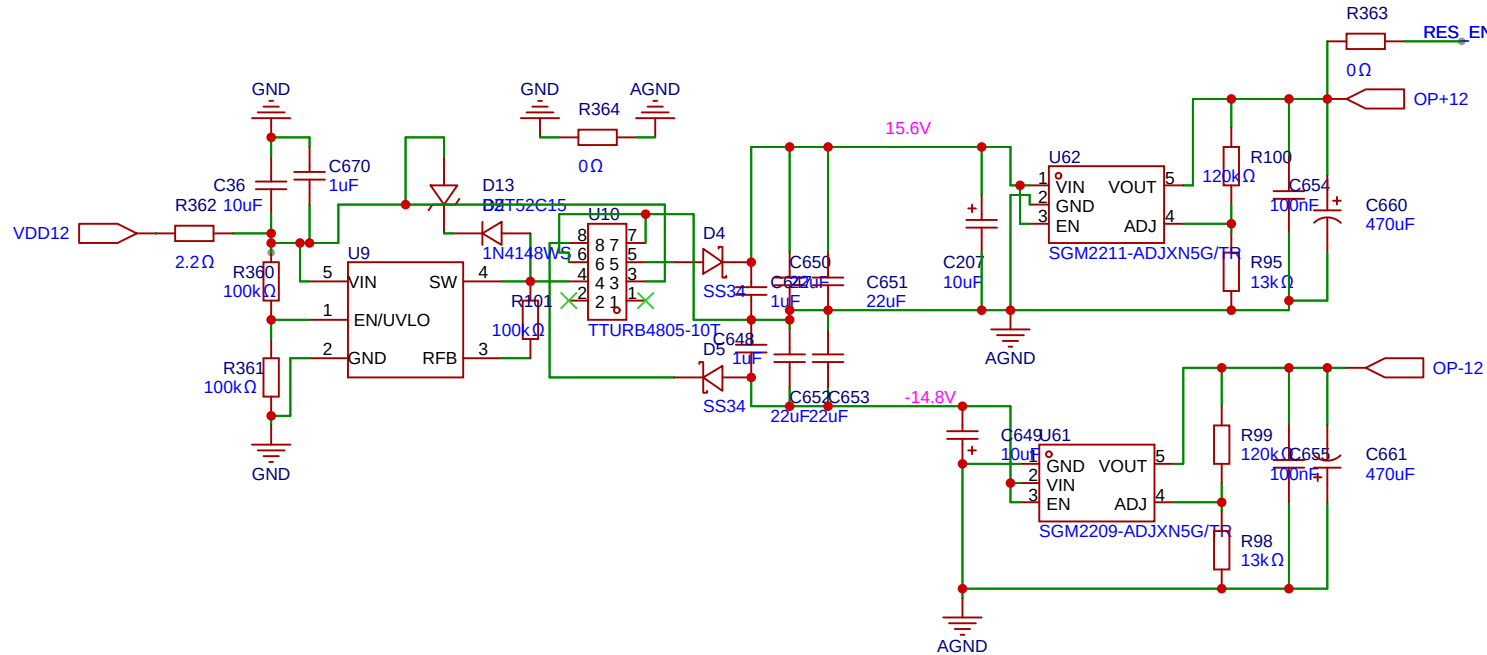
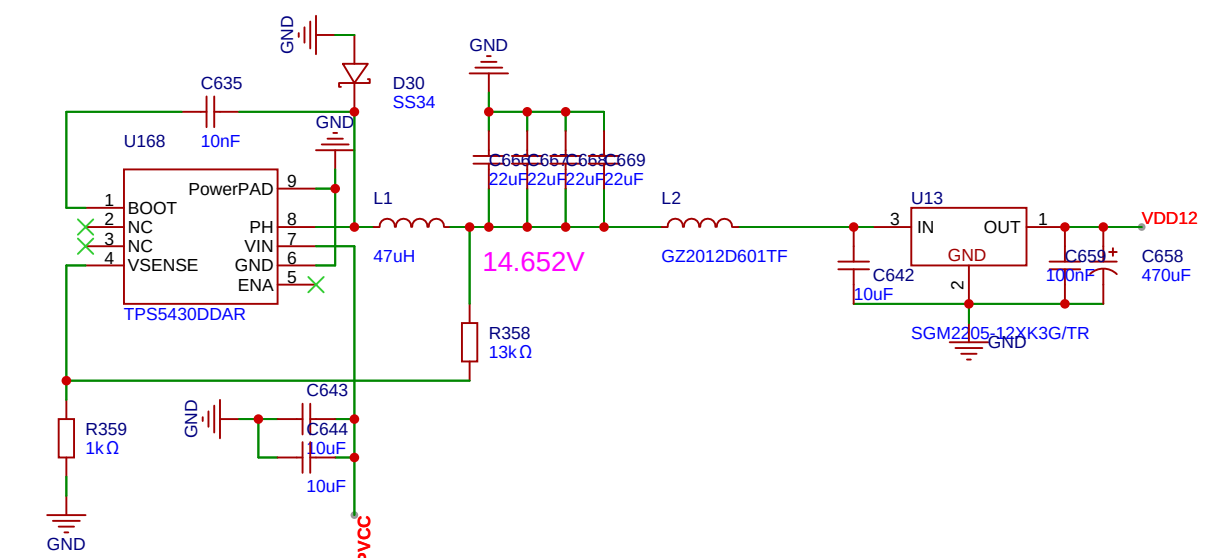
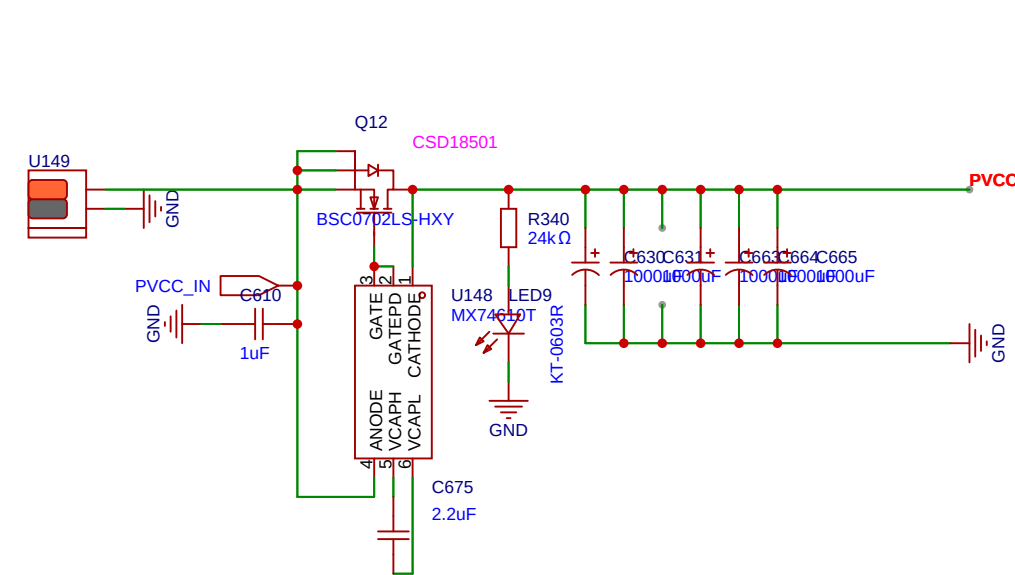
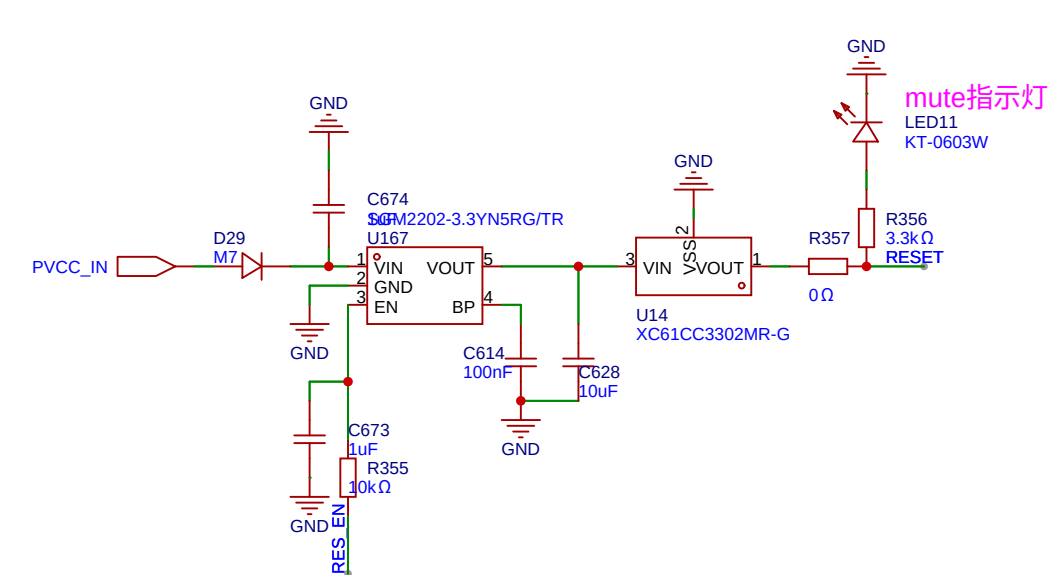
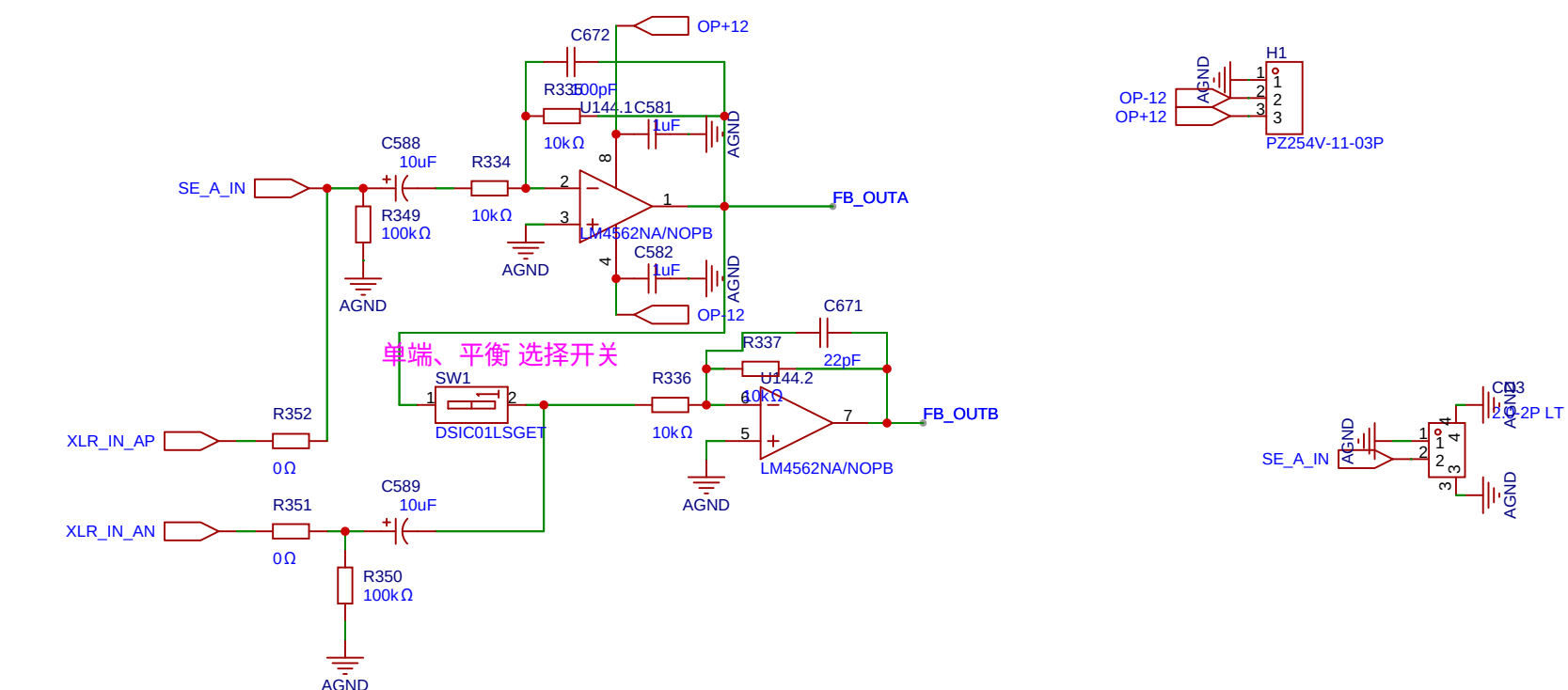
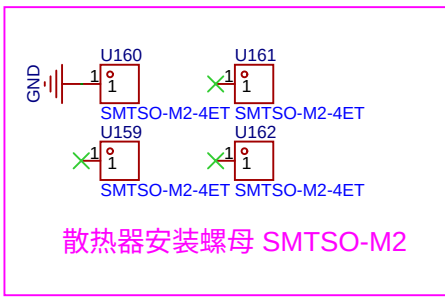
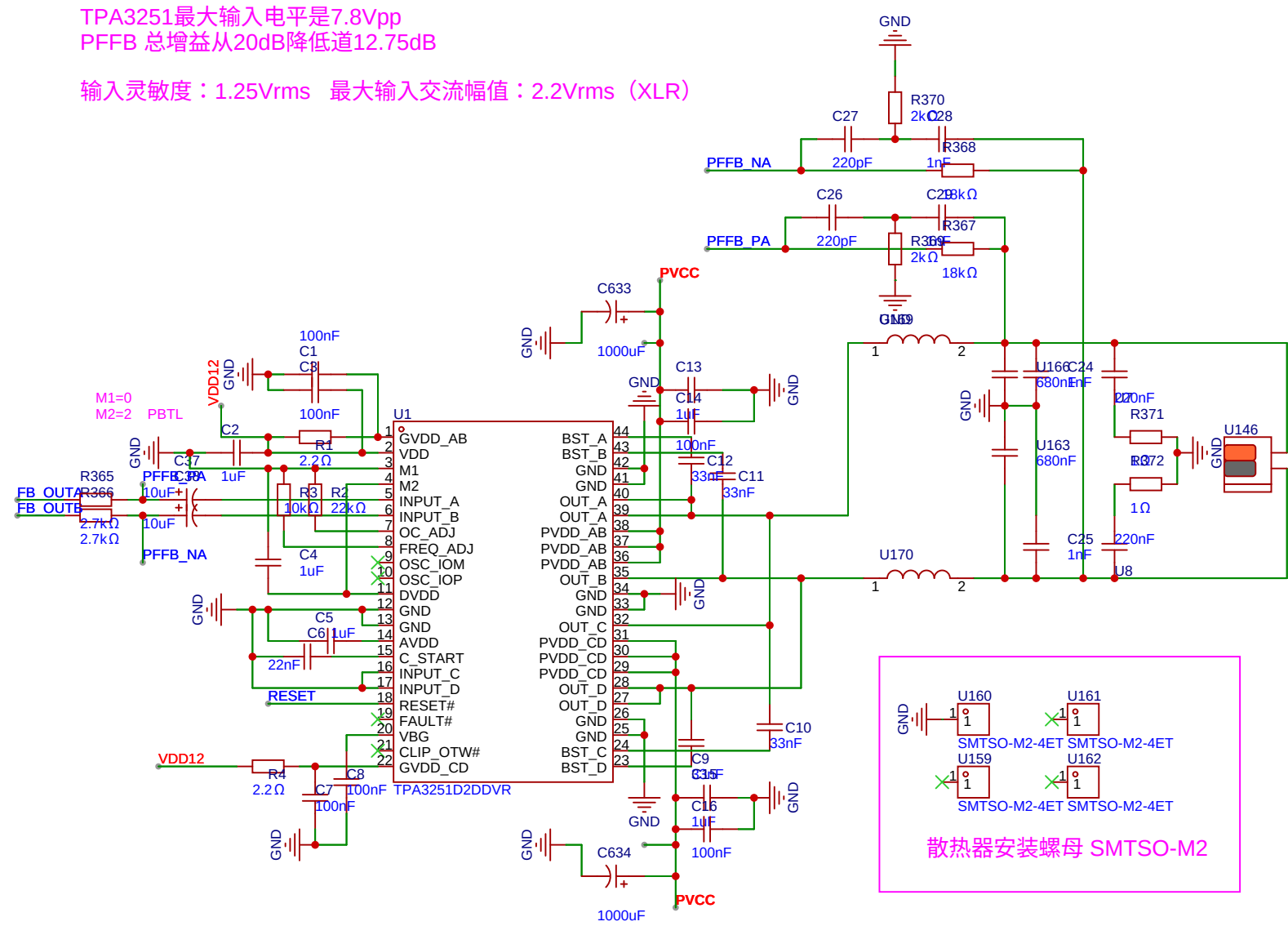
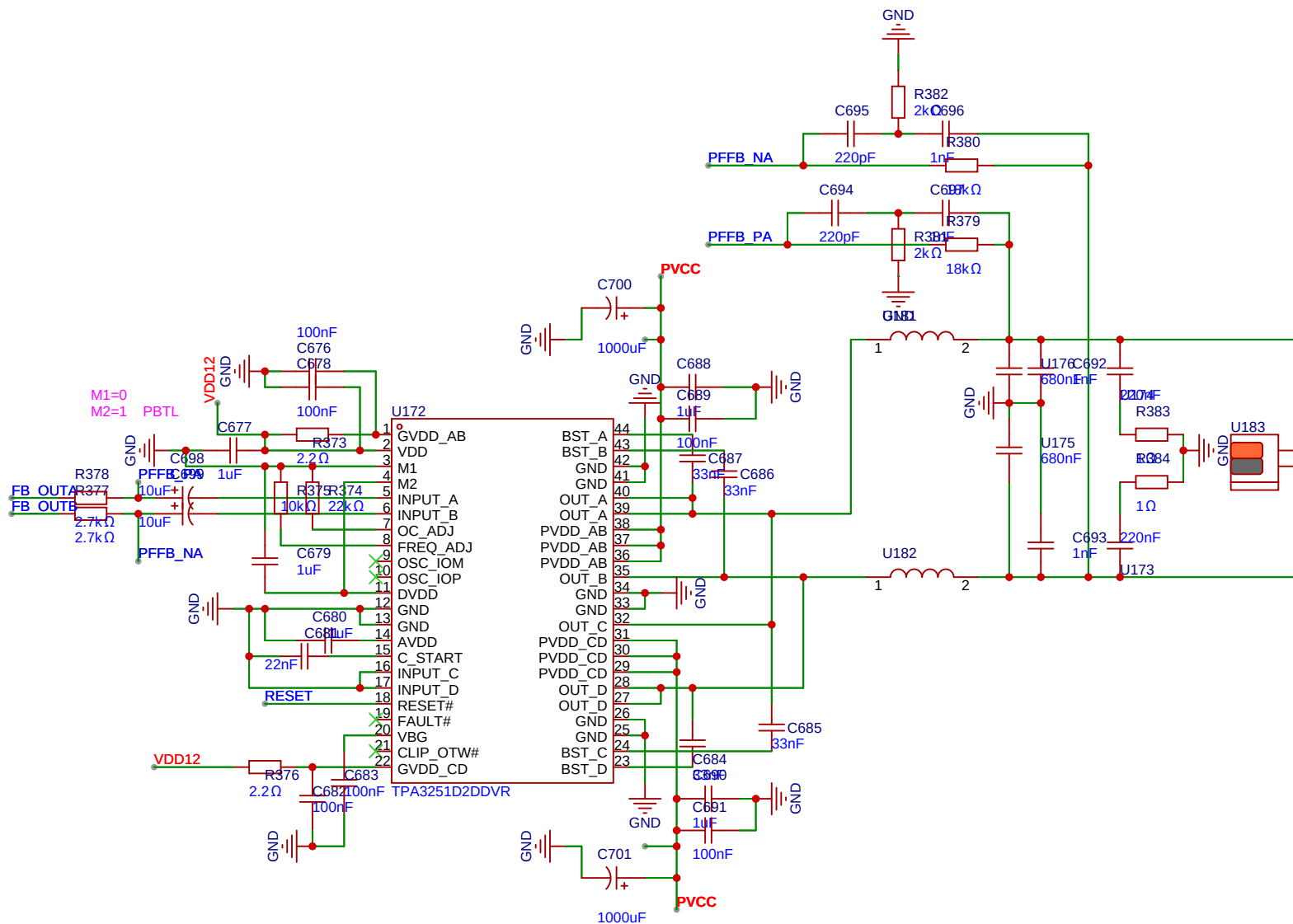


TPA3251最大输入电平是7.8Vpp
PFFB 总增益从20dB降低道12.75dB

输入灵敏度：1.25Vrms 最大输入交流幅值：2.2Vrms（XLR）



原理图	Schematic2		创建日期	2025-05-26
板子	PBTL单声道大功率模块		更新日期	2025-06-06
绘制			图页	TPA3251核心板
审阅			TPA3251_PFFB	
		版本	尺寸	页 1 共 2
嘉立创EDA		V1.0	A4	嘉立创EDA



原理图	Schematic2			创建日期	2025-06-07
板子	PBTL单声道大功率模块			更新日期	2025-06-07
绘制				图页	P2
审阅				TPA3251_PFFB	
		版本	尺寸	页 2 共 2	
嘉立创EDA		V1.0	A4	嘉立创EDA	