将 28034 的 LIN 相关程序移植到 280025 之后发现数据接收不了，280025 寄存器的配置基本上与 28034 的相同，在 28034 的板子上是可以正常通讯的，280025 上的相关配置如下：

```
//管脚与时钟配置
EALLOW;
CpuSysRegs.PCLKCR19.bit.LIN_A = 1;
GpioCtrlRegs.GPAPUD.bit.GPIO28 = 0;             //GPIO28 (LIN TX)
GpioCtrlRegs.GPAPUD.bit.GPIO29 = 0;             //GPIO29 (LIN RX)
GpioCtrlRegs.GPAQSEL2.bit.GPIO29 = 3;
GpioCtrlRegs.GPAQSEL2.bit.GPIO29 = 0x01;
GpioCtrlRegs.GPACTRL.bit.QUALPRD3 = 0x03;
GpioCtrlRegs.GPAGMUX2.bit.GPIO28 = 2;
GpioCtrlRegs.GPAMUX2.bit.GPIO28 = 2;
GpioCtrlRegs.GPAGMUX2.bit.GPIO29 = 2;
GpioCtrlRegs.GPAMUX2.bit.GPIO29 = 2;
EDIS;
//LIN 寄存器配置
EALLOW;
LinaRegs.SCIGCR0.bit.RESET = 0;
LinaRegs.SCIGCR0.bit.RESET = 1;
LinaRegs.SCIGCR1.bit.SWnRST = 0;
LinaRegs.SCIPIO0.bit.RXFUNC = 1;    //这两句在 28034 上是没有的，
LinaRegs.SCIPIO0.bit.TXFUNC = 1;    //其他配置都与 28034 相同
LinaRegs.SCIGCR1.bit.SLEEP = 0;
LinaRegs.SCIFLR.bit.TXWAKE = 0;
LinaRegs.SCIFLR.bit.TXEMPTY = 1;
LinaRegs.SCIFLR.bit.TXRDY = 1;
//配置为数据接收
LinaRegs.SCIGCR1.bit.RXENA = 1;
LinaRegs.SCIGCR1.bit.TXENA = 0;
LinaRegs.SCIGCR1.bit.TIMINGMODE = 1; //Asynchronous Timing
LinaRegs.SCIGCR1.bit.CLK_MASTER = 1; //Enable SCI Clock
LinaRegs.SCIGCR1.bit.CONT = 1;            //Continue on Suspend
LinaRegs.SCISETINT.bit.SETRXINT = 1;
LinaRegs.SCISETINT.bit.SETTXINT = 1;
LinaRegs.SCIFORMAT.bit.CHAR = 0x7;
LinaRegs.SCIGCR1.bit.SWnRST = 1;
EDIS;
```

调试时发送的数据帧：01 03 F0 08 00 01 36 C8

1.在 28034 的板子上调试时，查看寄存器的配置情况：

Console Variables Expressions Registers

Name	Value
LINA 28034	
SCIGCR0	0x00000001
SCIGCR1	0x010200B2
SCIGCR2	0x00000000
SCISETINT	0x00000300
SCICLEARINT	0x00000300
SCISETINTLVL	0x00000000
SCICLEARINTLVL	0x00000000
SCIFLR	0x00000900
SCIINTVECT0	0x00000000
SCIINTVECT1	0x00000000
SCIFORMAT	0x00000007
BRSR	0x050000C2
SCIED	0x00000000
SCIRD	0x00000000
SCITD	0x00000000
SCIPIO2	0x00000002
LINCOMP	0x00000000
LINRD0	0x00000000
LINRD1	0x00000000
LINMASK	0x00000000
LINID	0x00000000
LINTD0	0x00000000
LINTD1	0x00000000
MBRSR	0x000005DC
IODFTCTRL	0x00000500

接收一帧数据后，接收寄存器的结果如下图所示(接收数据前 RXENA 和 RXIN 都是为 1 的)：

Console Variables Expressions Registers Deb

Expression 28034	Type	Value
LinaRegs.SCIGCR1.bit.RXENA	unsigned int : 1	1
LinaRegs.SCIPIO2.bit.RXIN	unsigned int : 1	1
LinaRegs.SCIRD	unsigned long	200

2.在 280025 的板子上调试时，查看寄存器的配置情况：

Console | Variables | Expressions | Registers

Name	Value
LinaRegs 280025	
SCIGCR0	0x00000001
SCIGCR1	0x010200B2
SCIGCR2	0x00000000
SCISETINT	0x00000300
SCICLEARINT	0x00000300
SCISETINTLVL	0x00000000
SCICLEARINTLVL	0x00000000
SCIFLR	0x00000900
SCIINTVECT0	0x00000000
SCIINTVECT1	0x00000000
SCIFORMAT	0x00000007
BRSR	0x00010044
SCIED	0x00000000
SCIRD	0x00000000
SCITD	0x00000000
SCIPIO0	0x00000006
SCIPIO2	0x00000006
LINCOMP	0x00000000
LINRD0	0x00000000
LINRD1	0x00000000
LINMASK	0x00000000
LINID	0x00000000
LINTD0	0x00000000
LINTD1	0x00000000
MBRSR	0x00000DAC
IODFTCTRL	0x00000500
LIN_GLB_INT_EN	0x00000000

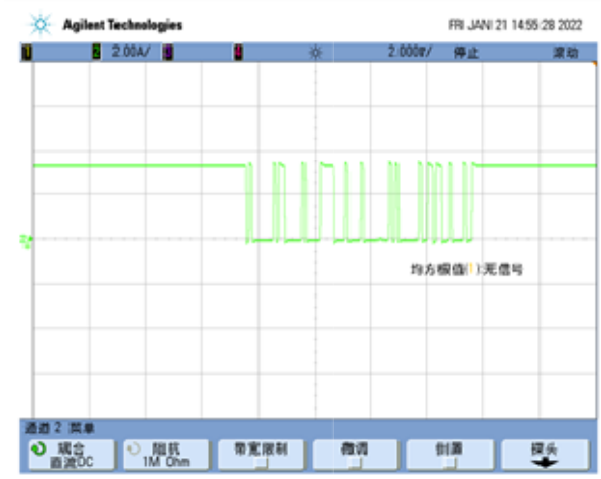
然而查看 Expressions 中的寄存配置情况时却是这样的：

Console | Variables | Expressions | Registers

Expression 280025	Type	Value
LinaRegs.SCIGCR1.bit.RXENA	unsigned lon...	0
LinaRegs.SCIPIO2.bit.RXIN	unsigned int : 1	0
LinaRegs.SCIRD.bit.RD	unsigned int : 8	0

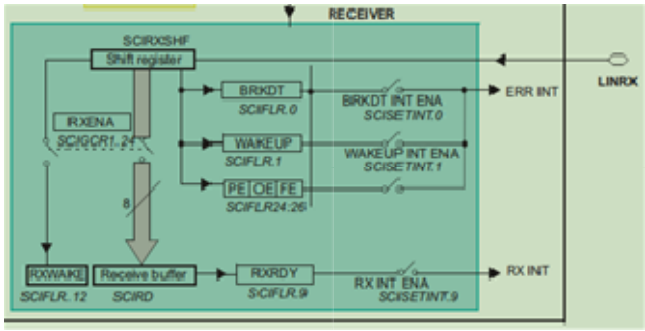
可以看到 RXENA 和 RXIN 都为 0，但是在上一张图中(也就是查看 Registers)看到的却是有值的，这是什么情况？

当我发送跟 28034 测试时一样的数据帧，LinaRegs.SCIRD.bit.RD 却没有任何变化；发送数据帧时通过测量 GPIO29 的输入情况如下图所示：



GPIO29 确实是有数据输进去的，但是接收寄存器却没有任何值；结合前面的寄存器显示情况，是不是意味着寄存器配置失败？

结合数据手册关于 LIN 结构的框图



按照我的理解是，只要 RXENA 配置为 1，SCIRD 就应该能接收到数据才对。

然而通过 Expressions 和 Registers 查看出现不一样的结果，到底以哪个为准？

还请指点，谢谢！