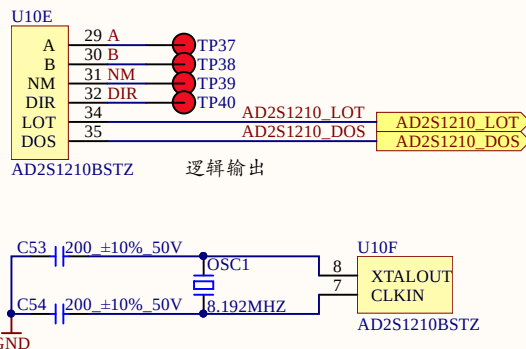
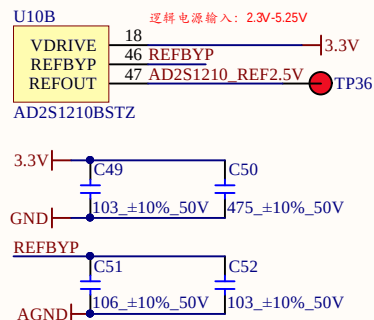
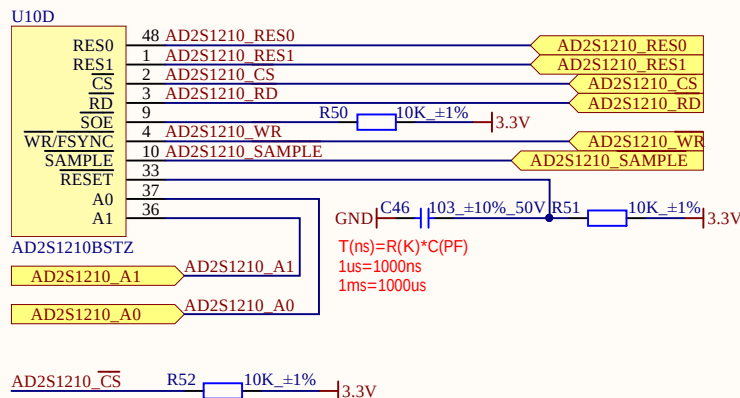
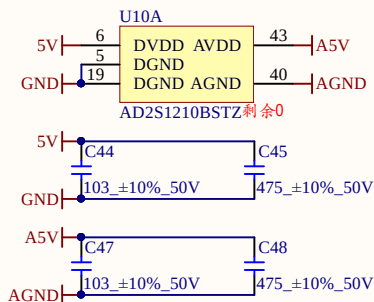


- (1) RES0/RES1: 利用RES1和RES0, 可以对AD2S1210的分辨率进行编程.00---10位; 01---12位; 10---14位; 11---16位。
- (2) SOE: 引脚保持低电平时, 选择串行接口; 引脚保持高电平时, 选择并行接口。
- (3) SAMPLE: 采样结果。逻辑输入。SAMPLE信号发生高电平至低电平转换后, 数据从位置和速度积分器传输到位置和速度寄存器, 故障寄存器也会进行更新。
- (4) A: 增量式编码器仿真输出A。逻辑输出。此输出自动运行; 如果施加于转换器的旋变器格式输入信号有效, 则此输出有效。
- (5) B: 增量式编码器仿真输出B。逻辑输出。此输出自动运行; 如果施加于转换器的旋变器格式输入信号有效, 则此输出有效。
- (6) NM: NorthMarker增量式编码器仿真输出。逻辑输出。此输出自动运行; 如果施加于转换器的旋变器格式输入信号有效, 则此输出有效。
- (7) DIR: 方向。逻辑输出。此输出与增量式编码器仿真输出一同使用。DIR输出指示输入旋转的方向, 角旋转不断增大时为高电平。
- (8) LOT: 跟踪丢失。逻辑输出。LOT由LOT引脚为逻辑低电平(不门锁)来表示。参见位置跟踪检测丢失部分。P17
- (9) DOS: 信号降级。逻辑输出。当旋变输入(正弦或余弦)超过规定的DOS正弦/余弦阈值时, 或者当正弦输入电压与余弦输入电压之间出现幅度失配时, 就会检测到信号降级(DOS)。DOS由DOS引脚为逻辑低电平来表示。参见信号降级检测部分。P17
- (10) A0/A1: 00---普通模式(位置输出); 01---普通模式(速度输出); 10---保留; 11---配置模式。