

TI-如何正确测试电源的纹波？

DC/DC 模块的电源纹波指标是一项很重要的参数。干净的电源是数字电路稳定工作的前提，也是模拟器件的各项参数的重要保障。为确定电源的质量，必须对 DC/DC 模块的输出纹波进行测量。但很多人测量得到的纹波值动辄上百 mV，甚至几百 mV，远远比器件手册提供的最大纹波值大，这主要是测量方法的不正确造成的。

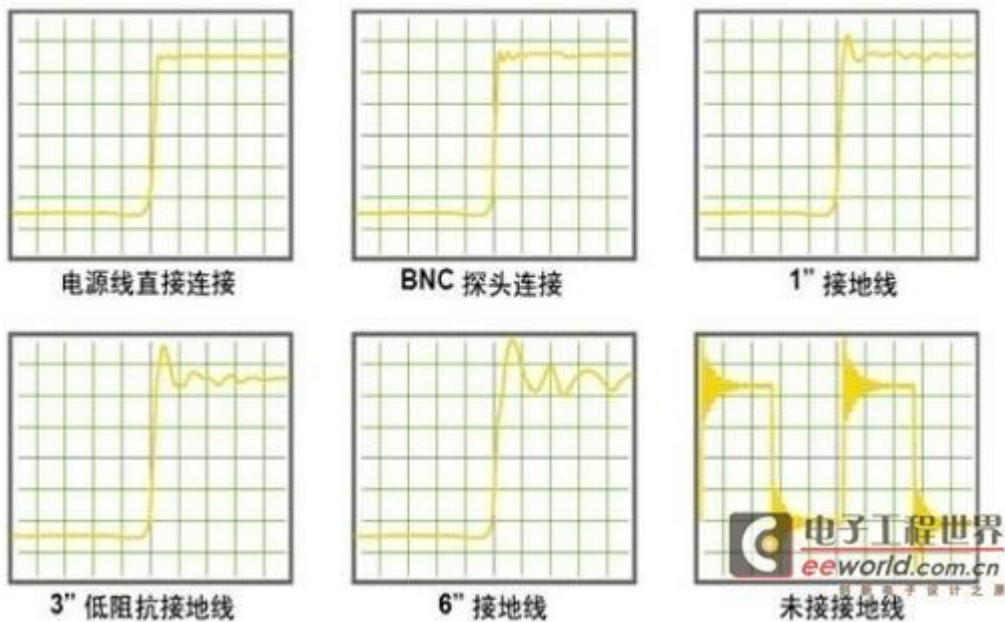
正确的测量方法

1)限制示波器带宽为 20MHz(大多中低端示波器档位限制在 20MHz, 高端产品还有 200MHz 带宽限制的选择)，目的是避免数字电路的高频噪声影响纹波测量，尽量保证测量的准确性。

2)设置耦合方式为交流耦合，方便测量(以更小档位来仔细观测纹波，不关心直流电平)。

3)保证探头接地尽量短(测量纹波动辄上百 mV 的主要原因就是接地线太长)，尽量使用探头自带的原装测试短针。如果没有测试短针，可以拆除探头的接地线和外壳，露出探头地壳，自制接地线缠绕在探头地壳上，保证接地线长度小于 1cm。

4)示波器地悬空，只通过探头地与测试信号的参考点共地，不要通过其他方式与测试设备共地，这样会给纹波测量引入很大的地噪声。例如：当示波器和其他仪器共插线板时，其他仪器的开关可能通过接地线给测试带来噪声干扰。其中第 3 条是关键中的关键。接地线过长，其电感效应将给测量系统引入额外的噪声，如下图所示。



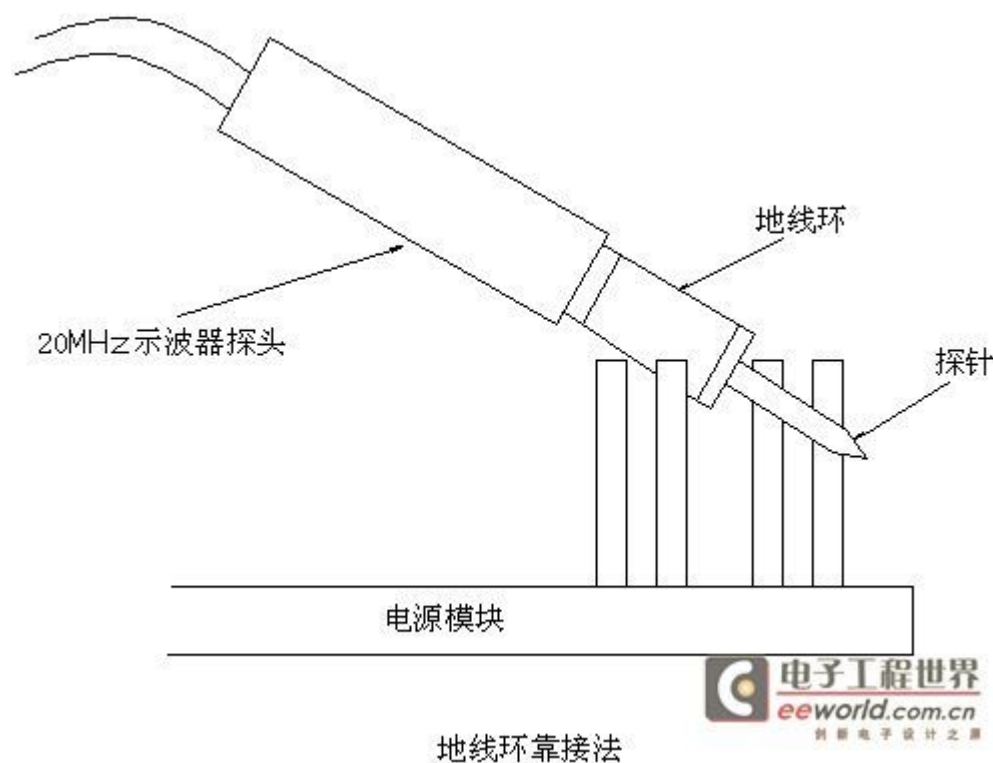
5) 对示波器的要求

示波器参数要求：支持带宽限制功能：一般示波器都支持 20MHz 带宽限制。

探头要求：为了使接地线尽量短，尽量使用探头的原装测试短针，若无原装测试短针，则须自制短接地线：去除探头接地线套，用金属丝自行绕制接地短线，推荐五类线中铜丝，强度适中(还是有些偏软，有更好的请推荐)。其他候选有焊锡丝、刻刀。选择 1X 无衰减档位，一般无源探头在 1X 档位时，其带宽限制在 6MHz/10MHz 带宽，如此在前端可有效滤除高频噪声的干扰，减小纹波测量影响。

6) 靠接方法测试纹波：

模块电源的输出端存在差模和共模两种噪声,同时纹波噪声容易受到环境中随机噪声及电源辐射噪声的影响. 探头地线的寄生电感与示波器输入电容形成 LC 谐振电路, 将高频噪声放大, 探头地线会感应电源模块的辐射噪音, 所以必须把探头地线移掉。因此,为了客观地测量开关电源输出的纹波-噪声, 所有的模块电源厂家都推荐采用靠接的方法, 并且示波器带宽限制为 20MHz。



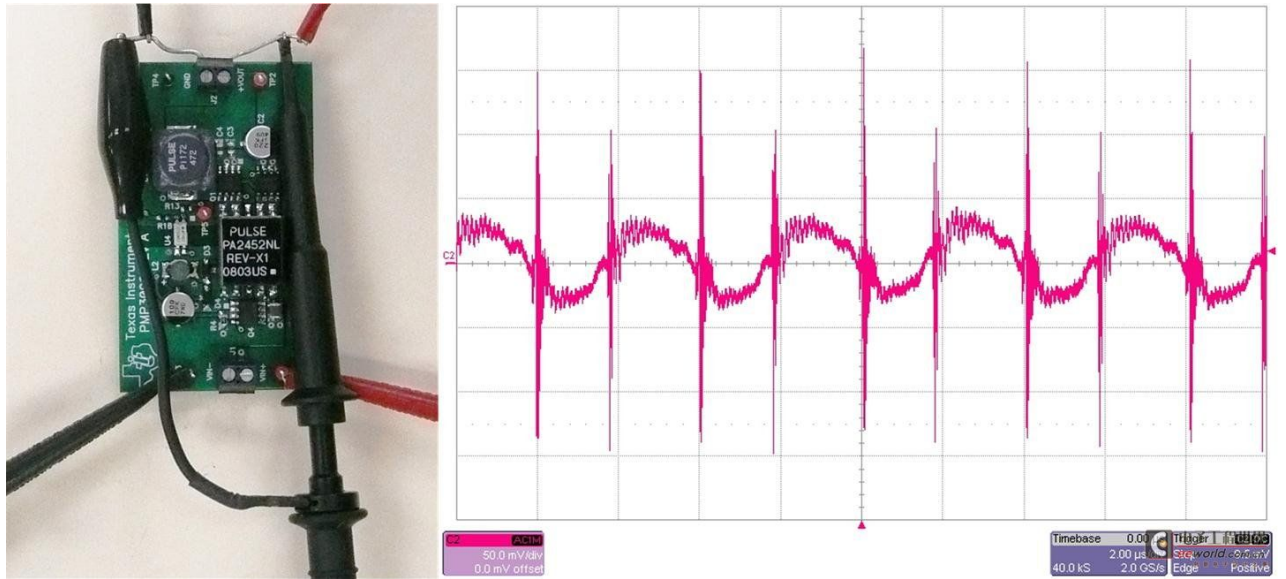


图 1 错误的纹波测量得到的较差的测量结果

精确地测量电源纹波本身就是一门艺术。在图 1 所示的示例中，一名初级工程师完全错误地使用了一台示波器。他的第一个错误是使用了一支带长接地引线的示波器探针；他的第二个错误是将探针形成的环路和接地引线均置于电源变压器和开关元件附近；他的最后一个错误是允许示波器探针和输出电容之间存在多余电感。该问题在纹波波形中表现为高频拾取。在电源中，存在大量可以很轻松地与探针耦合的高速、大信号电压和电流波形，其中包括耦合自电源变压器的磁场，耦合自开关节点的电场，以及由变压器互绕电容产生的共模电流。

利用正确的测量方法可以大大地改善测得纹波结果。首先，通常使用带宽限制来规定纹波，以防止拾取并非真正存在的高频噪声。我们应该为用于测量的示波器设定正确的带宽限制。其次，通过取掉探针“帽”，并构成一个拾波器（如图 2 所示），我们可以消除由长接地引线形成的天线。将一小段线缠绕在探针接地连接点周围，并将该接地连接至电源。这样做可以缩短暴露于电源附近高电磁辐射的端头长度，从而进一步减少拾波。最后，在隔离电源中，会产生大量流经探针接地连接点的共模电流。这就在电源接地连接点和示波器接地连接点之间形成了压降，从而表现为纹波。要防止这一问题的出现，我们就需要特别注意电源设计的共模滤波。另外，将示波器引线缠绕在铁氧体磁心周围也有助于最小化这种电流。这样就形成了一个共模电感器，其在不影响差分电压测量的同时，还减少了共模电流引起的测量误差。图 2 显示了该完全相同电路的纹波电压，其使用了改进的测量方法。这样，高频峰值就被真正地消除了。

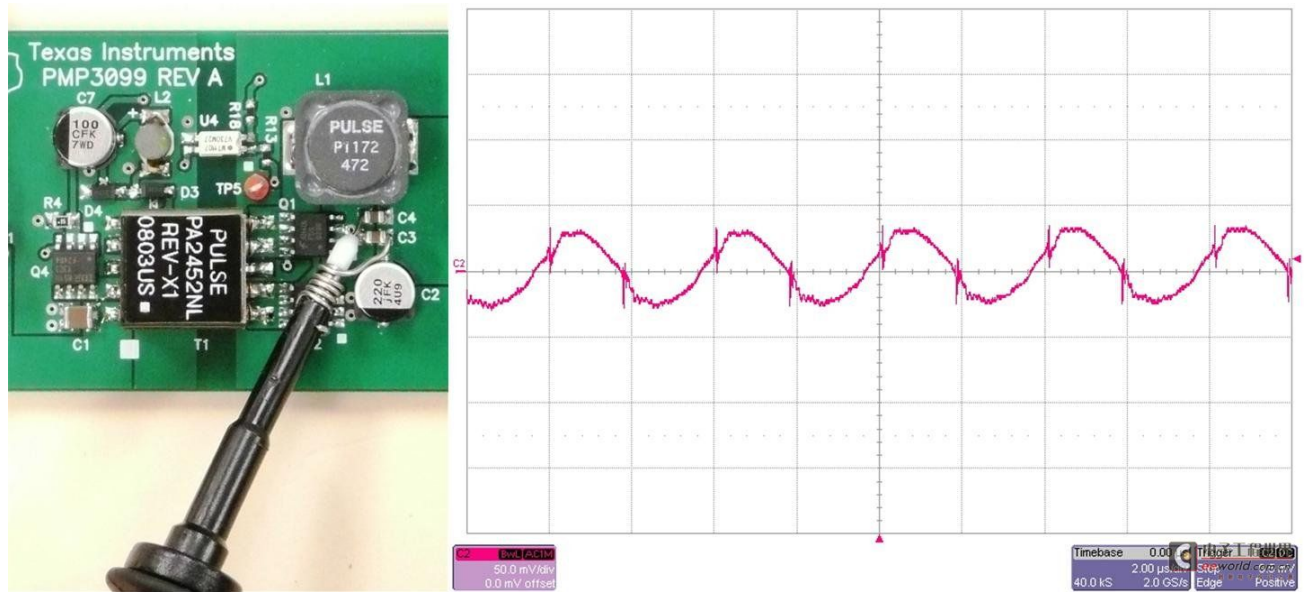


图 2 四个轻微的改动便极大地改善了测量结果

实际上，集成到系统中以后，电源纹波性能甚至会更好。在电源和系统其他组件之间几乎总是会存在一些电感。这种电感可能存在于布线中，抑或只有蚀刻存在于 PWB 上。另外，在芯片周围总是会存在额外的旁路电容，它们就是电源的负载。这二者共同构成一个低通滤波器，进一步降低了电源纹波和/或高频噪声。在极端情况下，电流短时流经 15 nH 电感和 $10\text{ }\mu\text{F}$ 旁路电容的一英寸导体时，该滤波器的截止频率为 400 kHz 。这种情况下，就意味着高频噪声将会得到极大降低。许多情况下，该滤波器的截止频率会在电源纹波频率以下，从而有可能大大降低纹波。经验丰富的工程师应该能够找到在其测试过程中如何运用这种方法的途径。