



U1
TMS320F2812-1

132	132	XA[11]		
133	133	XA[10]		
134	134	XA[9]		
135	135	XA[8]		
136	136	XA[7]		
137	137	XA[6]		
138	138	XA[5]		
139	139	XA[4]		
140	140	XA[3]		
141	141	XA[2]		
142	142	XA[1]		
143	143	VSS		
144	144	VDD		
145	145	VDDIO		
146	146	EMU0		
147	147	VD		
148	148	XA[15]		
149	149	XA[14]		
150	150	XA[13]		
151	151	XA[12]		
152	152	XA[11]		
153	153	XA[10]		
154	154	XA[9]		
155	155	XA[8]		
156	156	XA[7]		
157	157	XA[6]		
158	158	XA[5]		
159	159	XA[4]		
160	160	XA[3]		
161	161	XA[2]		
162	162	XA[1]		
163	163	VSS		
164	164	VDD		
165	165	VDDIO		
166	166	EMU0		
167	167	VD		
168	168	XA[15]		
169	169	XA[14]		
170	170	XA[13]		
171	171	XA[12]		
172	172	XA[11]		
173	173	XA[10]		
174	174	XA[9]		
175	175	XA[8]		
176	176	XA[7]		
177	177	XA[6]		
178	178	XA[5]		
179	179	XA[4]		
180	180	XA[3]		
181	181	XA[2]		
182	182	XA[1]		
183	183	VSS		
184	184	VDD		
185	185	VDDIO		
186	186	EMU0		
187	187	VD		
188	188	XA[15]		
189	189	XA[14]		
190	190	XA[13]		
191	191	XA[12]		
192	192	XA[11]		
193	193	XA[10]		
194	194	XA[9]		
195	195	XA[8]		
196	196	XA[7]		
197	197	XA[6]		
198	198	XA[5]		
199	199	XA[4]		
200	200	XA[3]		
201	201	XA[2]		
202	202	XA[1]		
203	203	VSS		
204	204	VDD		
205	205	VDDIO		
206	206	EMU0		
207	207	VD		
208	208	XA[15]		
209	209	XA[14]		
210	210	XA[13]		
211	211	XA[12]		
212	212	XA[11]		
213	213	XA[10]		
214	214	XA[9]		
215	215	XA[8]		
216	216	XA[7]		
217	217	XA[6]		
218	218	XA[5]		
219	219	XA[4]		
220	220	XA[3]		
221	221	XA[2]		
222	222	XA[1]		
223	223	VSS		
224	224	VDD		
225	225	VDDIO		
226	226	EMU0		
227	227	VD		
228	228	XA[15]		

Title		
Size	Number	Revision
A3		
Date:	2013/7/28	Sheet of
File:	F:\PCB workspace\...DSP-CORE_T1.1.Sch	Drawn By: