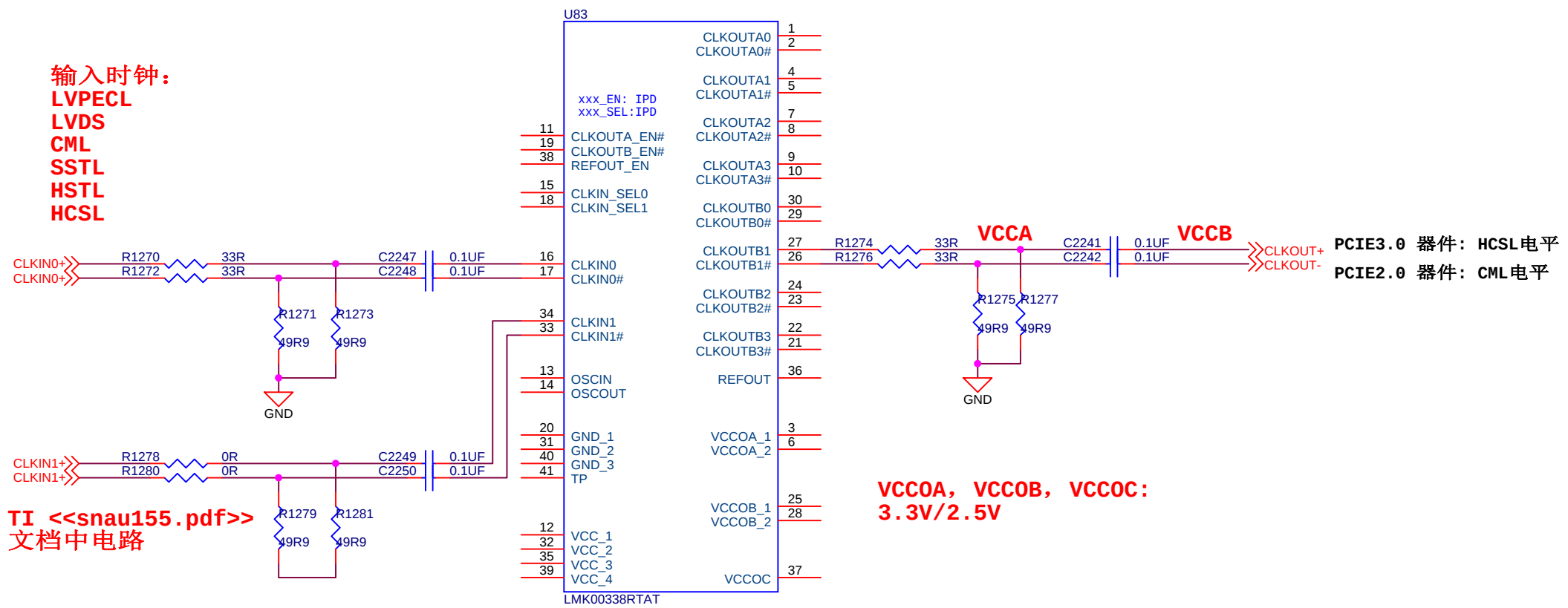




输入时钟:
LVPECL
LVDS
CML
SSTL
HSTL
HCSL

TI <<snau155.pdf>>
文档中电路

PCIE3.0 器件: HCSL电平
PCIE2.0 器件: CML电平

VCCOA, VCCOB, VCCOC:
3.3V/2.5V

本图只示意时钟输入输出通道的使用，
所以电源和其他控制引脚没有连接