

运算放大器的稳定性






第 1 部分（共 15 部分）：环路稳定性基础

作者：Tim Green, TI 公司 Burr-Brown 产品战略发展经理

1.0 引言

本系列所采用的所有技术都将“以实例来定义”，而不管它在其他应用中能否用普通公式来表达。为便于进行稳定性分析，我们在工具箱中使用了多种工具，包括数据资料信息、技巧、经验、SPICE 仿真以及真实世界测试等，都将用来加快我们的稳定运放电路设计。尽管很多技术都适用于电压反馈运放，但上述这些工具尤其适用于统一增益带宽小于 20MHz 的电压反馈运放。选择增益带宽小于 20MHz 的原因是，随着运放带宽的增加，电路中的其他一些主要因素会形成回路，如印制板 (PCB) 上的寄生电容、电容中的寄生电感以及电阻中的寄生电容与电感等。我们下面介绍的大多数经验与技术并非仅仅是理论上的，而且是从利用增益带宽小于 20MHz 的运放、实际设计并构建真实世界电路中得来的。

本系列的第 1 部分回顾了进行稳定性分析所需的一些基本知识，并定义了将在整个系列中使用的一些术语。

- ✓ Data Sheet Info 
- ✓ Tricks 
- ✓ Rules-Of-Thumb 
- ✓ Tina SPICE Simulation 
- ✓ Testing 

Goal: To learn how to **EASILY** analyze and design Op Amp circuits for guaranteed Loop Stability using Data Sheet Info, Tricks, Rules-Of-Thumb, Tina SPICE Simulation, and Testing.

Note: **Tricks & Rules-Of-Thumb apply for Voltage Feedback Op Amps, Unity Gain Bandwidth <20MHz**

图 1.0 稳定性分析工具箱

图字（上、下）：

数据资料信息、技巧、经验、Tina SPICE 仿真、测试；

目的：学习如何用数据资料信息、技巧、经验法则、Tina SPICE 仿真及测试来“更容易地”分析和设计运放，以确保环路稳定性；

注：用于统一增益带宽小于 20MHz 的电压反馈运放的技巧与经验法则。

1.1 波特图（曲线）基础

幅度曲线的频率响应是电压增益改变与频率改变的关系。这种关系可用波特图上一条以分贝 (dB) 来表示的电压增益比频率 (Hz) 曲线来描述。波特幅度图被绘成一种半对数曲线：x 轴为采用对数刻度的频率 (Hz)、y 轴则为采用线性刻度的电压增益 (dB)，y 轴最好是采用方便的每主格 45° 刻度。波特图的另一半则是相位曲线（相移比频率），并被描绘成以“度”来表示的相移比频率关系。波特相位曲线亦被绘成一种半对数曲线：x 轴为采用对数刻度的频率 (Hz)、y 轴为采用线性刻度的相移（度），y 轴最好是采用方便的每主格 45° 刻度。

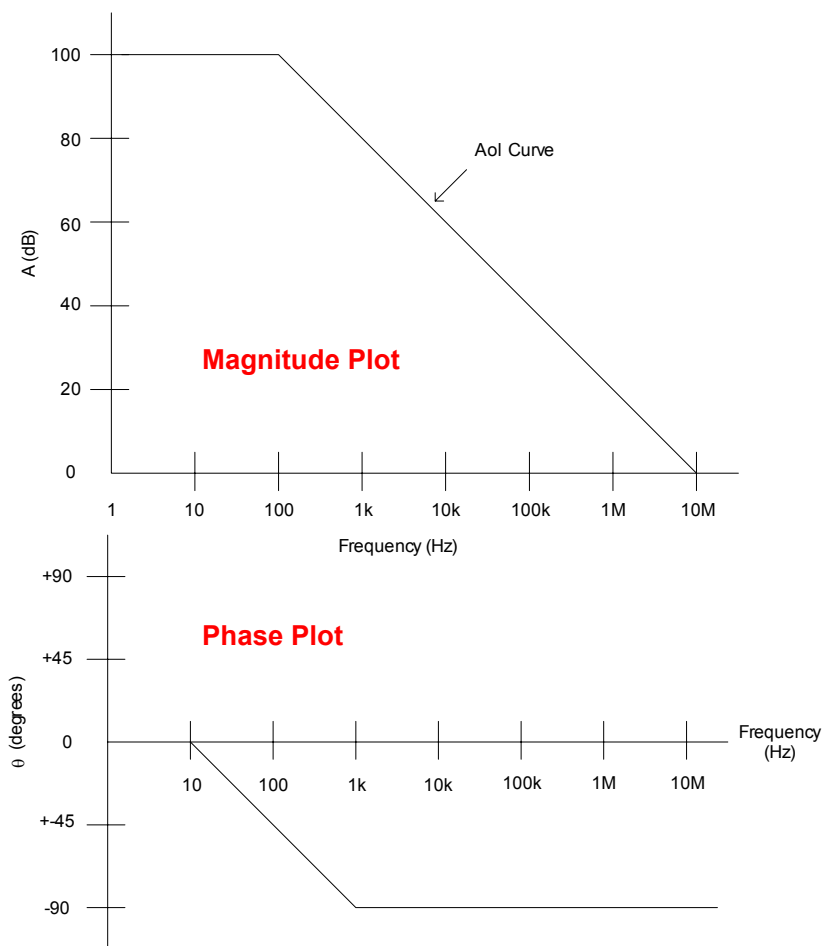


图 1.1 幅度与相位波特曲线（图）

图字（上、下）：Aol 曲线、幅度曲线、频率、相位曲线。

幅度波特图要求将电压增益转换成分贝 (dB)。进行增益分析时，我们将采用以 dB（定义为 $20\text{Log}_{10}A$ ）表示的电压增益，其中 A 为以伏/伏表示的电压增益。

$\text{dB} \rightarrow A(\text{dB}) = 20\text{Log}_{10}A$ where $A = \text{Voltage Gain in V/V}$

A (V/V)	A (dB)
0.001	-60
0.01	-40
0.1	-20
1	0
10	20
100	40
1,000	60
10,000	80
100,000	100
1,000,000	120
10,000,000	140

图 1.2 幅度波特曲线分贝(dB) 定义

图 1.3 定义一些常用的波特图术语：

- **Roll-Off Rate** → Decrease in gain with frequency
- **Decade** → x10 increase or x1/10 decrease in frequency. From 10Hz to 100Hz is one decade.
- **Octave** → X2 increase or x1/2 decrease in frequency. From 10Hz to 20Hz is one octave.

图 1.3 更多波特曲线定义

图字（上、下）：roll-off rate（下降速率）——增益随频率减小；decade（十倍频程）——频率按 x10 增加或按 x1/10 减小，从 10Hz 到 100 Hz 为一个 decade（十倍频程）；octave（倍频程）——频率按 x2 增加或按 x1/2 减小，从 10Hz 到 20 Hz 为一个 octave（倍频程）；

在电压增益波特图上，增益随频率变化的斜线可定义成按 +20dB/decade 或 -20dB/decade 增加或减小。另一种描述同样斜线的方法是按 +6dB/octave 或 -6dB/octave 增加或减小（参见图 1.4）

以下推导证明了 20dB/decade 与 6dB/octave 的等效性：

$$\begin{aligned}\Delta A(\text{dB}) &= A(\text{dB}) \text{ at } f_b - A(\text{dB}) \text{ at } f_a \\ \Delta A(\text{dB}) &= [A_{ol}(\text{dB}) - 20\log_{10}(f_b/f_1)] - [A_{ol}(\text{dB}) - 20\log_{10}(f_a/f_1)] \\ \Delta A(\text{dB}) &= A_{ol}(\text{dB}) - 20\log_{10}(f_b/f_1) - A_{ol}(\text{dB}) + 20\log_{10}(f_a/f_1)] \\ \Delta A(\text{dB}) &= 20\log_{10}(f_a/f_1) - 20\log_{10}(f_b/f_1)] \\ \Delta A(\text{dB}) &= 20\log_{10}(f_a/f_b) \\ \Delta A(\text{dB}) &= 20\log_{10}(1\text{k}/10\text{k}) = -20\text{dB/decade}\end{aligned}$$

$$\begin{aligned}\Delta A(\text{dB}) &= 20\log_{10}(f_b/f_c) \\ \Delta A(\text{dB}) &= 20\log_{10}(10\text{k}/20\text{k}) = -6\text{dB/octave}\end{aligned}$$

$$-20\text{dB/decade} = -6\text{dB/octave}$$

因此：

$$\begin{aligned}+20\text{dB/decade} &= +6\text{dB/octave} & -20\text{dB/decade} &= -6\text{dB/octave} \\ +40\text{dB/decade} &= +12\text{dB/octave} & -40\text{dB/decade} &= -12\text{dB/octave} \\ +60\text{dB/decade} &= +18\text{dB/octave} & -60\text{dB/decade} &= -18\text{dB/octave}\end{aligned}$$

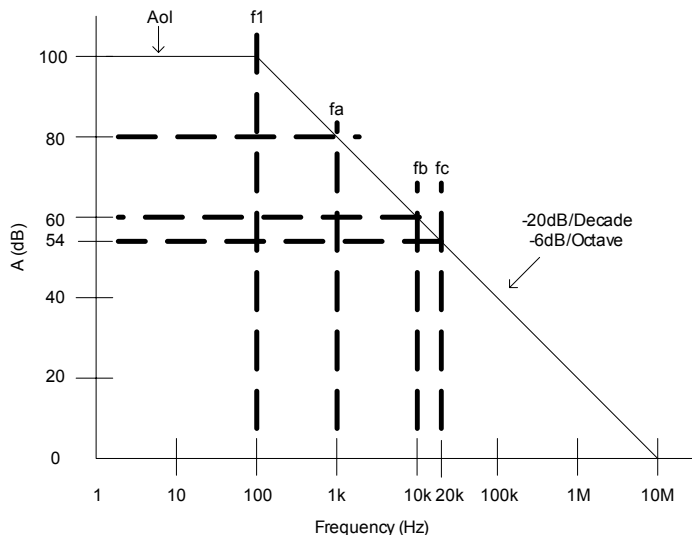
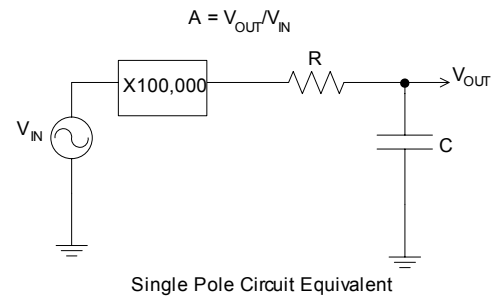
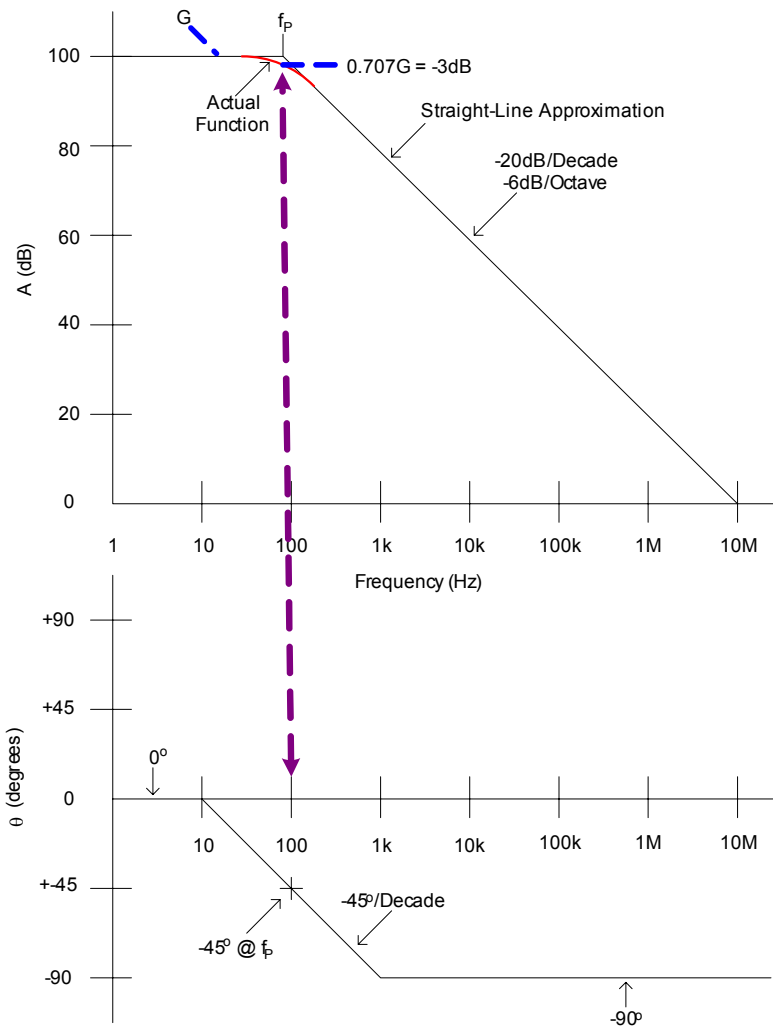


图 1.4 幅度波特图：20dB/decade = 6dB/octave

极点→ 单个极点响应在波特图（幅度或增益曲线）上具有按 -20dB/decade 或 -6dB/octave 斜率下降的特点。在极点位置，增益为直流增益减去 3dB 。在相位曲线上，极点在频率 f_p 上具有 -45° 的相移。相位在 f_p 的两边以 $-45^\circ/\text{decade}$ 的斜率变化为 0° 和 -90° 。单极点可用图 1.5 中的简单 RC 低通网络来表示。请注意极点相位是如何影响直到高于（或低于）极点频率 10 倍频程处的频率的。



- **Pole Location** = f_p
- **Magnitude** = -20dB/Decade Slope
 - Slope begins at f_p and continues down as frequency increases
 - Actual Function = -3dB down @ f_p
- **Phase** = $-45^\circ/\text{Decade}$ Slope through f_p
 - Decade Above f_p Phase = -90°
 - Decade Below f_p Phase = 0°

图 1.5 极点：波特曲线幅度与相位

图字：实际函数、直线近似、频率；

单极点电路等效电路图

极点位置 = f_p

幅度 = -20dB/decade 斜线

- 斜线从 f_p 处开始、并继续随频率增加而下降

- 实际函数 = -3dB down @ f_p

相位 = $-45^\circ/\text{decade}$ 斜率通过 f_p

- f_p 以上 10 倍频程处相位 = -90°

- f_p 以下 10 倍频程处相位 = 0°

零点→ 单个零点响应在波特图（幅度或增益曲线）上具有按 $+20\text{dB/decade}$ 或 $+6\text{dB/octave}$ 斜率上升（对应于下降）的特点。在零点位置，增益为直流增益加 3dB 。在相位曲线上，零点在其频率 f_z 上具有 $+45^\circ$ 的相移。相位在 f_z 的两边以 $+45^\circ/\text{decade}$ 斜率变化为 0° 与 $+90^\circ$ 。单零点可用图 1.6 中的简单 RC 高通网络来表示。请注意零点相位是如何影响直到高于（或低于）零点频率 10 倍频程处的频率的。

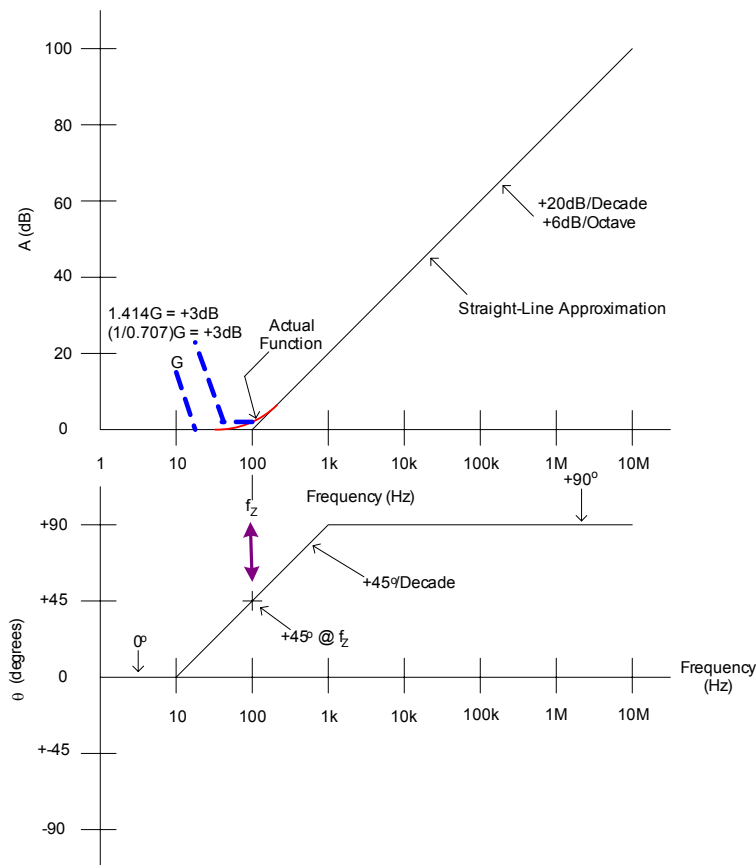


图 1.6 零点：波特曲线幅度与相位

图字：实际函数、直线近似、频率；

- **Zero Location** = f_z
- **Magnitude** = +20dB/Decade Slope
 - Slope begins at f_z and continues up as frequency increases
 - Actual Function = +3dB up @ f_z
- **Phase** = +45°/Decade Slope through f_z
 - Decade Above f_z Phase = +90°
 - Decade Below f_z Phase = 0°

单零点电路等效电路图

零点位置 = f_z

幅度 = +20dB/decade 斜线

- 斜线从 f_z 开始、并继续随频率增加而上升

- 实际函数 = -3dB up @ f_z

相位 = +45°/decade 斜率通过 f_z

- f_z 以上 10 倍频程处相位 = +90°

- f_z 以下 10 倍频程处相位 = 0°

在波特幅度图上，很容易测量给定极点或零点的频率。由于 x 轴为频率的对数刻度，故这种技术允许用距离比来准确及迅速地确定感兴趣的极点或零点的频率。图 1.7 显示这种“对数刻度技巧”。

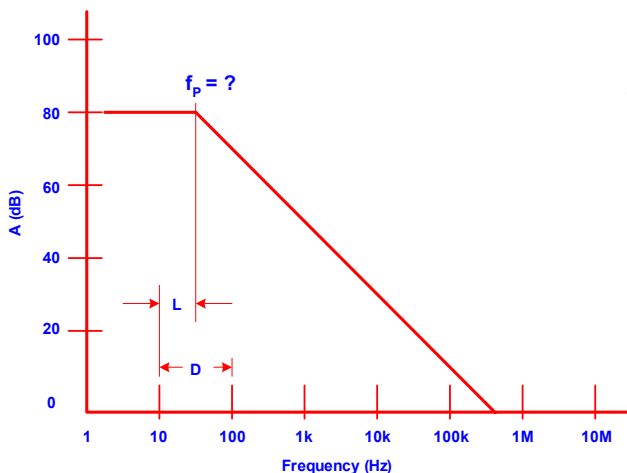


图 1.7 对数刻度技巧



Log Scale Trick ($f_p = ?$):

1) Given: $L = 1\text{cm}$; $D = 2\text{cm}$

2) $L/D = \log_{10}(f_p)$

3) $f_p = \log_{10}^{-1}(L/D) = 10^{(L/D)}$
 $f_p = 10^{(L/D)} = 10^{(1\text{cm}/2\text{cm})} = 3.16$

4) Adjust for the decade range working within – 10Hz–100Hz decade → $f_p = 31.6\text{Hz}$

5) $L = \log_{10}(f_p') \times D$
 $L = \log_{10}(3.16) \times 2\text{cm} = 1\text{cm}$
 where $f_p' = f_p$ normalized to the 1–10 decade range – $f_p = 31.6 \rightarrow f_p' = 3.16$

图字: $f_p=?$ 、频率;

对数刻度技巧 ($f_p=?$)

- 1) 假设 $L=1\text{cm}$, $D=2\text{cm}$
- 2) $L/D=\log_{10}(f_p)$
- 3)
- 4) 对应的十倍频程内的频率为 $f_p=31.6\text{Hz}$
- 5), 其中 f_p' 为 f_p 对 1-10 十倍频程归一化后的频率, $f_p=31.6$, $f_p'=3.16$

1.2 直观元件模型

大多数运放应用都采用四种关键元件的组合, 即: 运放、电阻、电容和电感。为便于进行稳定性分析, 最好是能拥有这些关键元件的“直观模型”。

用于交流稳定性分析的直观运放模型如图 1.8 所示。IN+ 与 IN- 端之间的差分电压先被放大 1 倍并转化为单端交流电压源 V_{DIFF} , V_{DIFF} 然后再被放大 $K(f)$ 倍, 其中 $K(f)$ 代表数据资料中的 A_{ol} (开环增益比频率曲线)。由此得到的电压 V_o 再后接运放开环、交流小信号及输出电阻 R_o 。电压通过 R_o 后即为 V_{OUT} 。

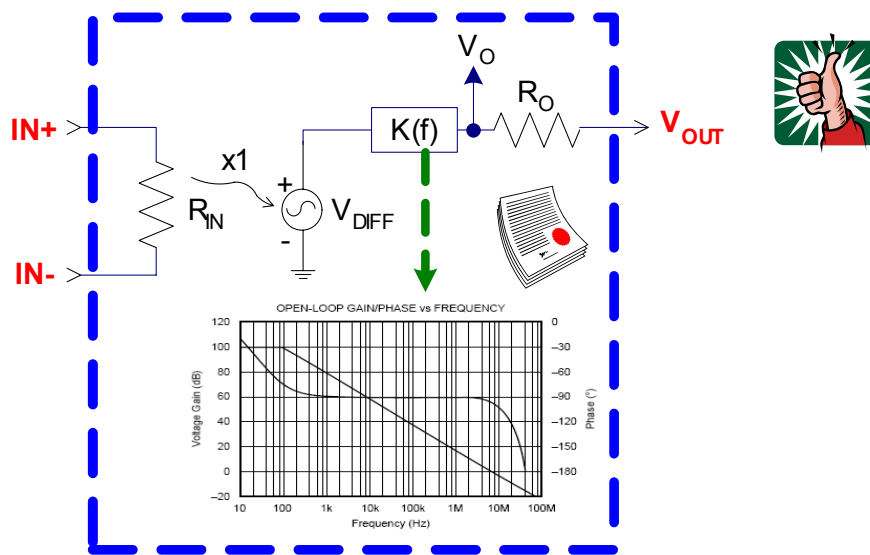


图 1.8 直观运放模型

图 1.9 定义用于交流稳定性分析的直观电阻模型。无论其工作频率如何, 电阻均具有恒定的阻值。

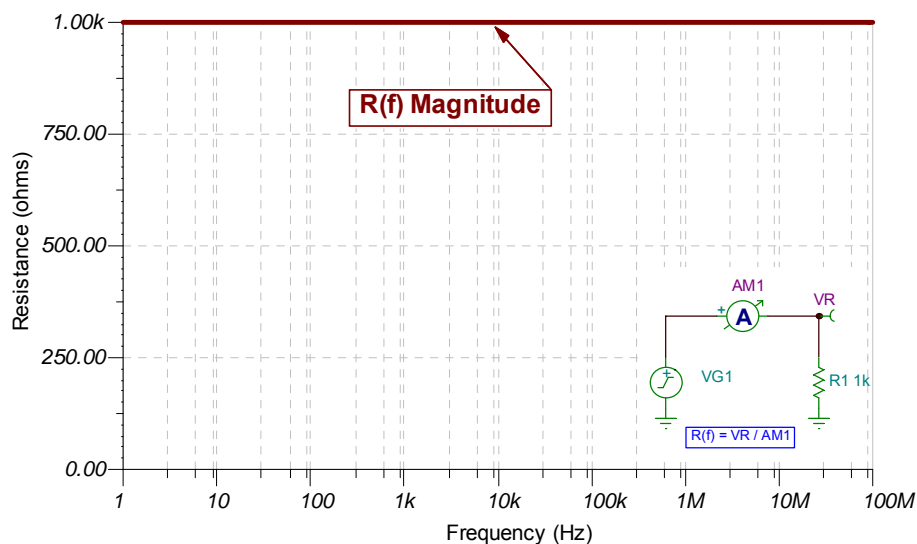


图 1.9 直观电阻模型

图 1.10 定义用于交流稳定性分析的直观电容模型，包括三个不同的工作区。在“直流”区，电容将被看成是开路。在“高频”区，电容则被看成是短路。在这二者之间，电容将被看成是一个受频率控制的电阻（阻抗 $1/X_c$ 随频率增加而减小）。图 1.11 所示的 SPICE 仿真结果显示直观电容模型随频率变化的关系。

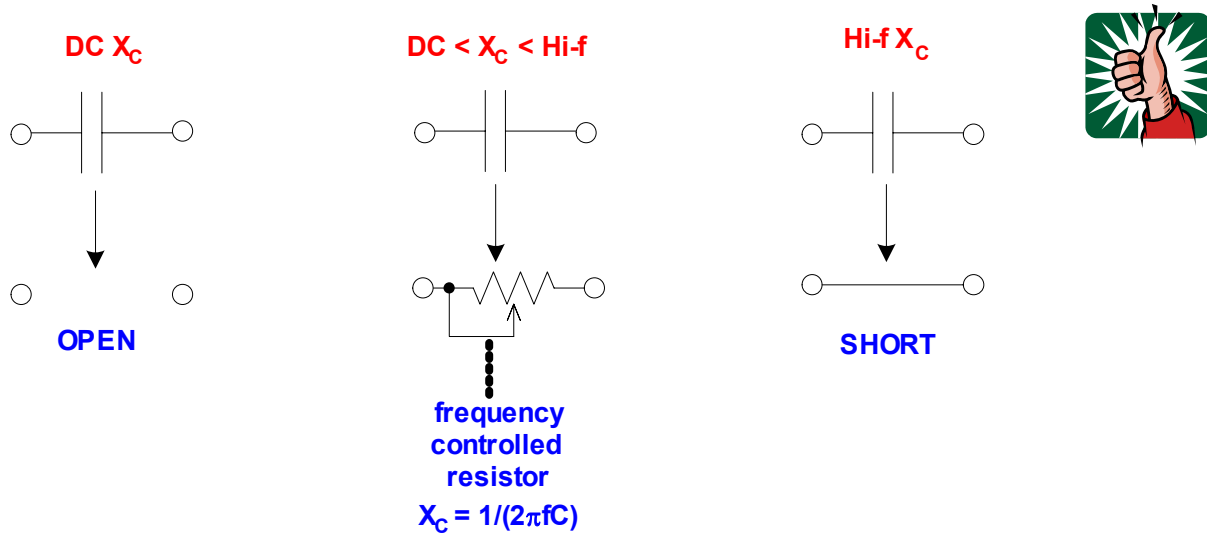


图 1.10 直观电容模型

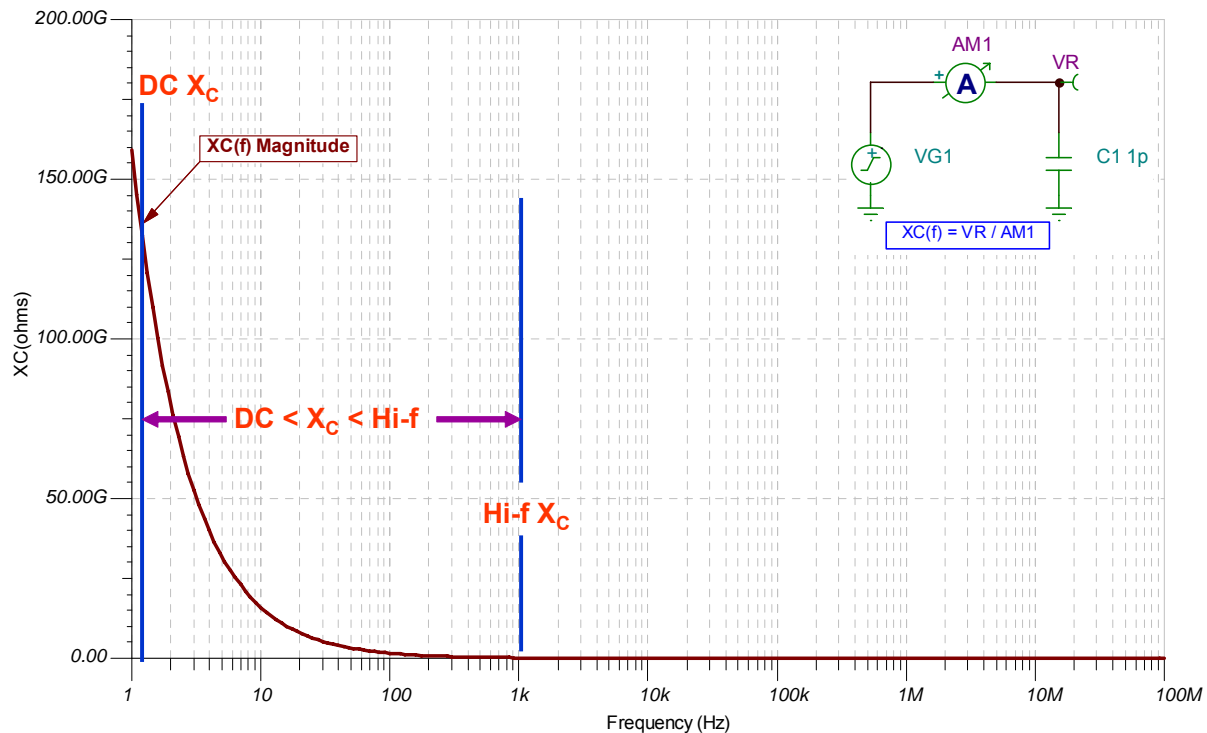


图 1.11 直观电容模型 SPICE 仿真

图 1.12 定义用于交流稳定性分析的直观电感模型，包括三个不同的工作区。在“直流”区，电感将被看成是短路。在“高频”区，电感则被看成是开路。在这二者之间，电感将被看成是一个受频率控制的电阻（阻抗 X_L 随频率增加而增加）。图 1.13 所示的 SPICE 仿真结果显示直观电感模型随频率变化的关系。

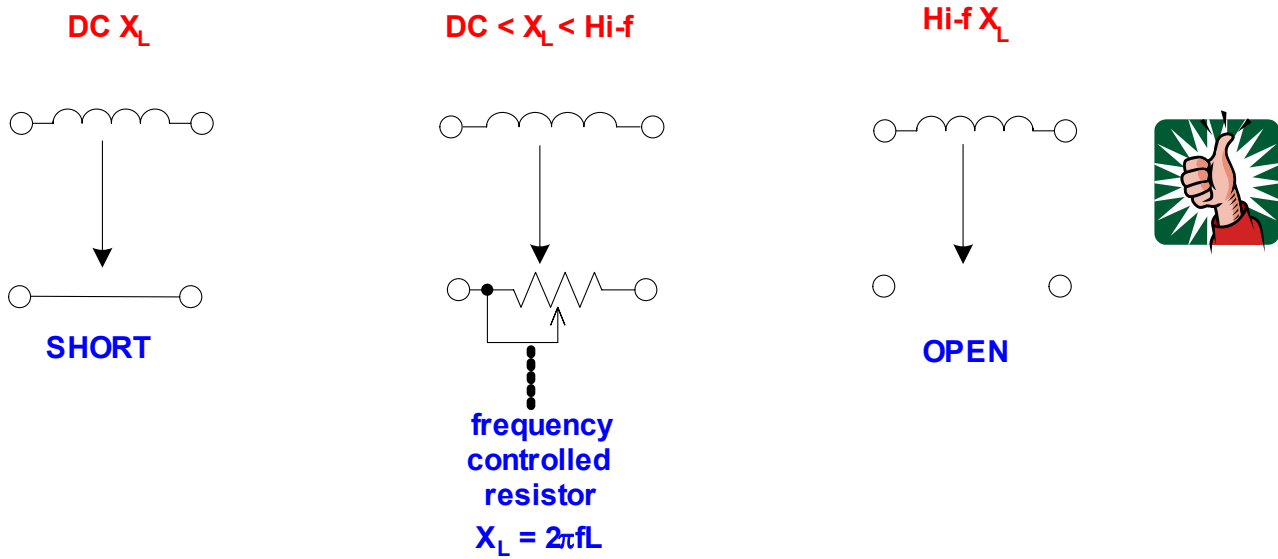


图 1.12 直观电感模型

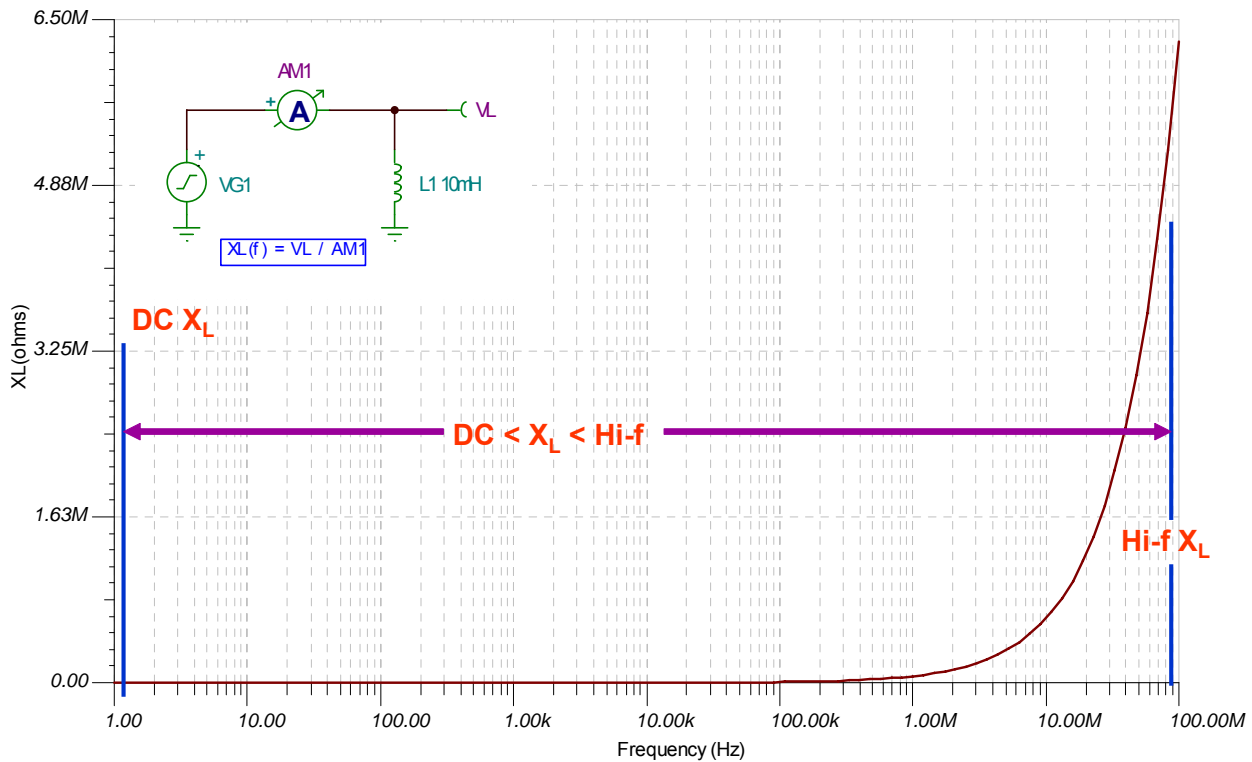


图 1.13 直观电感模型 SPICE 仿真

1.3 稳定性标准

图 1.14 的下部显示代表一个带反馈运放电路的传统控制环路模型框图；上部显示与控制环路模型相对应的典型带反馈运放电路。我们将这种带反馈运放电路称为“运放环路增益模型”。请注意， A_{ol} 为运放数据资料 A_{ol} ，且为运放的开环增益。 β （贝它）为从 V_{OUT} 上作为反馈返回的输出电压量。本例中的 β 网络为一个电阻反馈网络。

在推导 V_{OUT}/V_{IN} 时，我们能看到，可直接用 A_{ol} 及 β 来定义闭环增益函数。

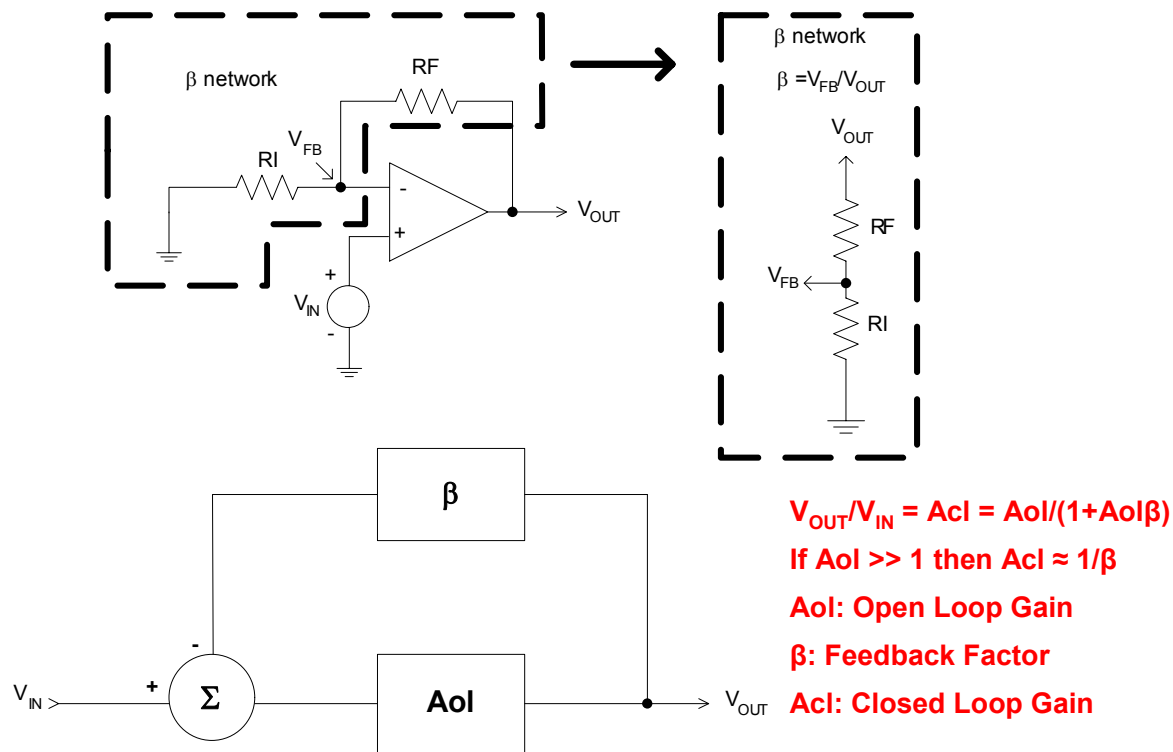


图 1.14 运放环路增益模型

图字: A_{ol} : 开环增益; β : 反馈系数; A_{cl} : 闭环增益

从图 1.14 所示的运放开环增益模型中, 我们能得出稳定闭环运放电路的标准。详细推导如图 1.15 所示。

在频率 f_{cl} 上, 环路增益 ($A_{ol}\beta$) 为 1 或 0dB, 如果环路增益相移为 $\pm 180^\circ$, 则电路不稳定! 在 f_{cl} 上, 环路增益相移距离 180° 的相位称为环路增益相位余量。对于临界阻尼表现良好的闭环响应, 我们要求环路增益相位余量大于 45° 。

$$V_{OUT}/V_{IN} = A_{ol} / (1 + A_{ol}\beta)$$

If: $A_{ol}\beta = -1$

Then: $V_{OUT}/V_{IN} = A_{ol} / 0 \rightarrow \infty$

If $V_{OUT}/V_{IN} = \infty \rightarrow$ Unbounded Gain

Any small changes in V_{IN} will result in large changes in V_{OUT} which will feed back to V_{IN} and result in even larger changes in $V_{OUT} \rightarrow$ **OSCILLATIONS** \rightarrow **INSTABILITY !!**

$A_{ol}\beta$: Loop Gain

$A_{ol}\beta = -1 \rightarrow$ Phase shift of $\pm 180^\circ$, Magnitude of 1 (0dB)

f_{cl} : frequency where $A_{ol}\beta = 1$ (0dB)

Stability Criteria:

At f_{cl} , where $A_{ol}\beta = 1$ (0dB), Phase Shift $< \pm 180^\circ$

Desired Phase Margin (distance from $\pm 180^\circ$ Phase Shift) $\geq 45^\circ$

图 1.15 稳定性标准推导

图字:

$$V_{OUT}/V_{IN} = Aol/(1 + Aol\beta)$$

如果: $Aol\beta = -1$

$$\text{则: } V_{OUT}/V_{IN} = Aol/0 \rightarrow \infty$$

如果: $V_{OUT}/V_{IN} = \infty \rightarrow$ 无穷大增益

则 V_{IN} 中任何小的变化都会导致 V_{OUT} 中的很大变化, 而这又会反馈给 V_{IN} 并导致 V_{OUT} 中更大的变化 \rightarrow 振荡 \rightarrow 不稳定!!

$Aol\beta$: 环路增益

$Aol\beta = -1 \rightarrow \pm 180^\circ$ 相移, 幅度为 1 (0dB)

fcl: $Aol\beta = 1$ (0dB) 时的频率

稳定性标准:

在 $Aol\beta = 1$ (0dB) 时的 fcl 频率上, 相移 $< \pm 180^\circ$

所需相位余量 (离 $\pm 180^\circ$ 相移的距离) $\geq 45^\circ$

1.4 环路稳定性测试

由于环路稳定性由环路增益 ($Aol\beta$) 的幅度与相位曲线决定, 因此我们需要知道如何才能方便地分析环路增益幅度与相位。为做到这一点, 我们需要打破闭环运放电路, 并将一个小信号交流源插入到环路中, 然后再测量幅度与相位并绘出完整的环路增益曲线图。图 1.16 显示运放环路增益控制模型的等效控制环路框图、以及我们准备用于环路增益测试的技术。

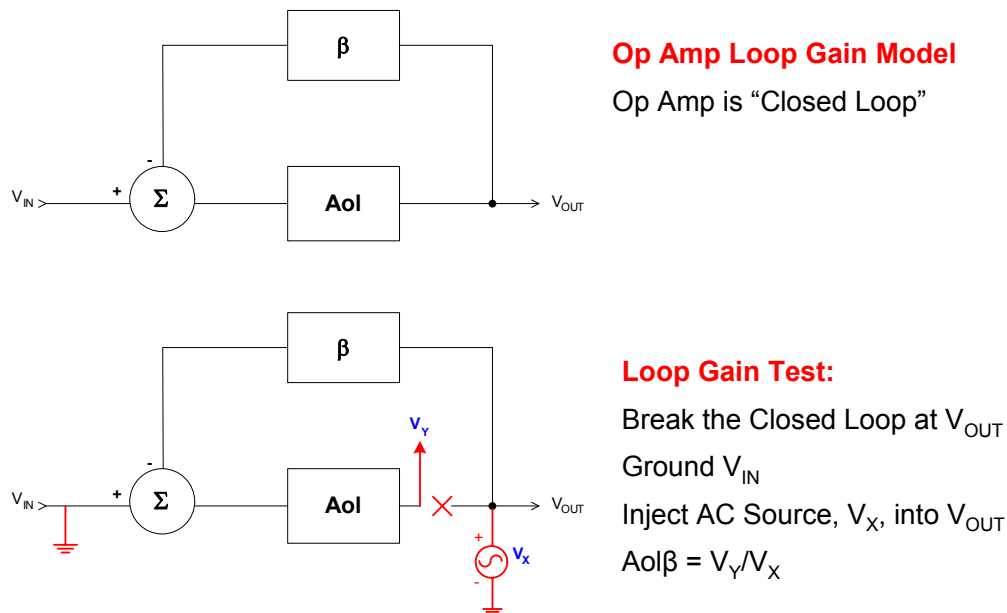


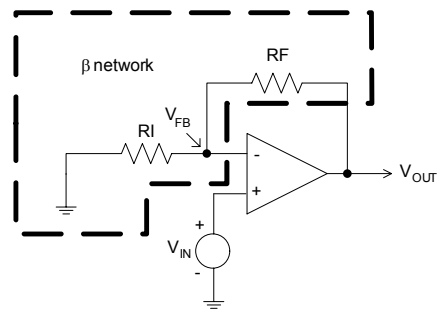
图 1.16 传统环路增益测试

图字 (上、下):

运放环路增益模型: 运放为 "闭环"

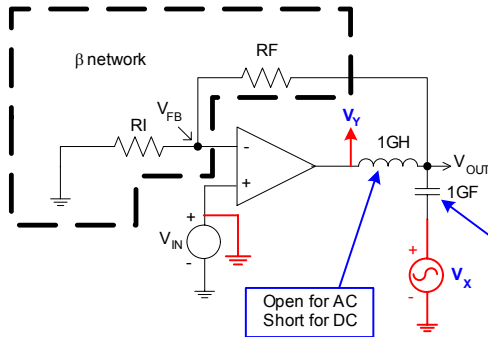
环路增益测试: 在 V_{OUT} 、地与 V_{IN} 之间将环路打破, 并插入一个交流源 V_X , $Aol\beta = V_Y/V_X$

在分析用 SPICE 仿真构建的电路时, 传统环路增益法利用一个电感及电容将闭环运放电路打破。很大的电感值可确保环路在直流上闭合 (要求 SPICE 仿真能在进行交流分析以前先计算出直流工作点), 但在感兴趣的交流频率上打开。很大的电容值可确保交流小信号源与直流隔开, 但可直接与感兴趣的频率相连。图 1.17 显示用于传统环路增益测试的 SPICE 设置示意图。



Op Amp Loop Gain Model

Op Amp is “Closed Loop”



SPICE Loop Gain Test:

Break the Closed Loop at V_{OUT}

Ground V_{IN}

Inject AC Source, V_X , into V_{OUT}

$$Aol\beta = V_Y/V_X$$

图 1.17 传统环路增益测试 – SPICE 设置

图字（上、下）：

运放环路增益模型：运放为“闭环”

SPICE环路增益测试：在 V_{OUT} 、地与 V_{IN} 之间将环路打破，并插入一个交流源 V_X ， $Aol\beta = V_Y/V_X$

在用 SPICE 仿真一个电路之前，我们想知道近似结果如何。请记住 GIGO（垃圾进，垃圾出）！！贝它 (β) 及其倒数 ($1/\beta$) 连同数据资料 Aol 曲线，可在运行 SPICE 以前为我们提供一种用于环路增益分析一阶近似的强大方法。在后续几节中，我们将介绍计算 (β) 及其倒数 ($1/\beta$) 的技巧与经验。图 1.18 定义运放电路的贝它 (β) 网络。

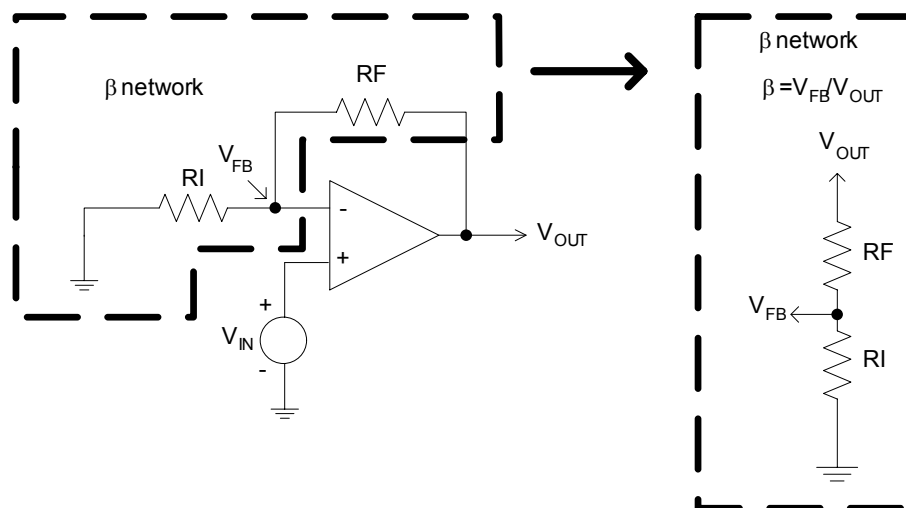


图 1.18 运放 β 网络

Aol 曲线上叠加的 $1/\beta$ 曲线，可提供环路增益 ($Aol\beta$) 曲线究竟如何的清晰画面。从图 1.19 中的推导中，我们可清楚地看出，当我们以dB值来在 Aol 曲线上绘出 $1/\beta$ 时， $Aol\beta$ 幅度曲线即为 Aol 与 $1/\beta$ 之差。请注意， $Aol\beta$ 随频率的增加而减小。 $Aol\beta$ 是用于纠正 V_{OUT}/V_{IN} 或闭环响应中误差的增益。因此，随着 $Aol\beta$ 减小， V_{OUT}/V_{IN} 响应精度降低，直到 $Aol\beta$ 降为 0dB、而 V_{OUT}/V_{IN} 响应完全跟随 Aol 为止。

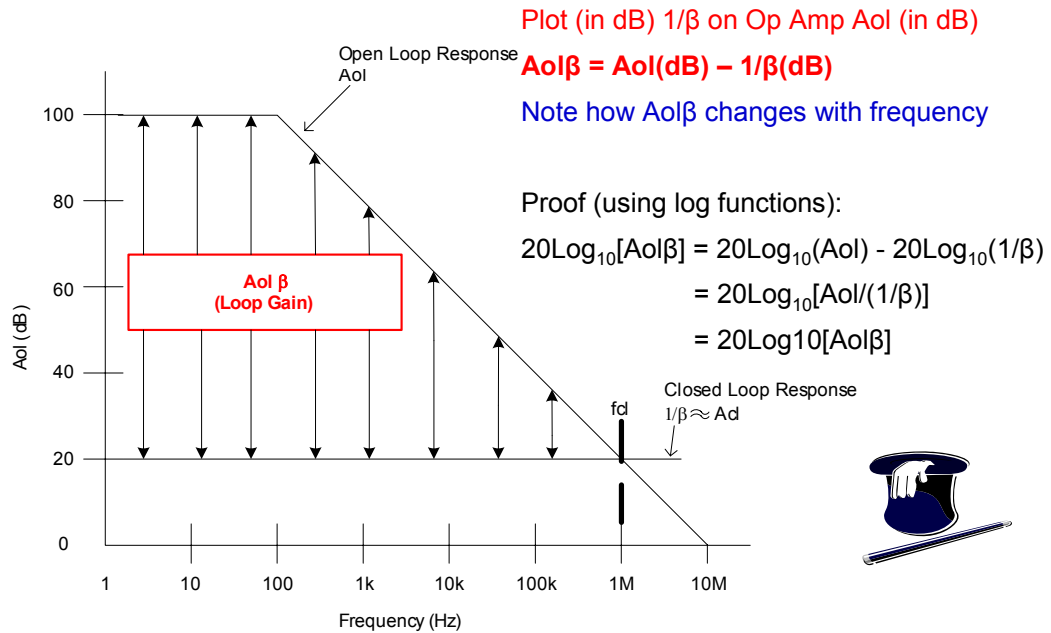


图 1.19 取自 A_{ol} 曲线与 $1/\beta$ 曲线的环路增益信息

图字（上、下）：开环响应 A_{ol} 、 $A_{ol}\beta$ （环路增益）、频率；运放 A_{ol} 上（以 dB 表示）绘出 $1/\beta$ （以 dB 表示）、闭环响应 $1/\beta \approx A_{ol}$ 。

一旦我们在 A_{ol} 上绘出 $1/\beta$ ，有一种称为“闭合速度”的简单一阶稳定性检查法。这种闭合速度稳定性检查，定义为 $1/\beta$ 曲线与 A_{ol} 曲线在 f_{cl} 上（此时环路增益为 0dB）的“闭合速度”。40dB/decade 的闭合速度意味着不稳定，因为它意味着在 f_{cl} 以前有两个极点，而这可能意味着 180° 的相移。图 1.20 给出了 4 个例子，并将其各自的闭合速度计算如下：

fcl1: $A_{ol}-1/\beta_1 = -20\text{dB/decade} - +20\text{dB/decade} = -40\text{dB/decade} \diamond 40\text{dB/decade}$ 闭合速度与不稳定

fcl2: $A_{ol}-1/\beta_2 = -20\text{dB/decade} - 0\text{dB/decade} = -20\text{dB/decade} \diamond 20\text{dB/decade}$ 闭合速度与稳定

fcl3: $A_{ol}-1/\beta_3 = -40\text{dB/decade} - 0\text{dB/decade} = -40\text{dB/decade} \diamond 40\text{dB/decade}$ 闭合速度与不稳定

fcl4: $A_{ol}-1/\beta_4 = -40\text{dB/decade} - -20\text{dB/decade} = -20\text{dB/decade} \diamond 20\text{dB/decade}$ 闭合速度与稳定

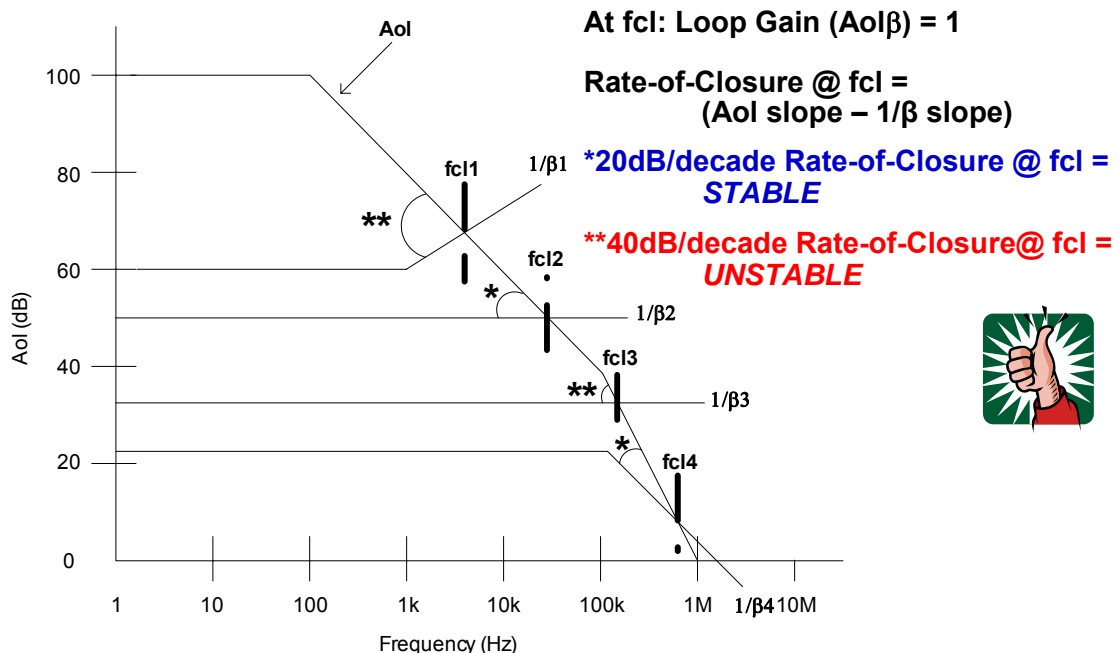


图 1.20 环路增益稳定性闭合速度测试

1.5 环路增益稳定性举例

环路增益分析举例（图 1.21）用来说明我们如何能从绘制在 A_{ol} 曲线上的 $1/\beta$ 曲线来分析运放的稳定性。这里，随着频率的增加，电容 C_F 逐渐趋于短路，从而分别随频率的增加而降低 β 曲线的幅度（亦即电压反馈随频率增加而减小）或抬高 $1/\beta$ 曲线的幅度。从闭合速度标准来看，我们预计该电路不稳定。

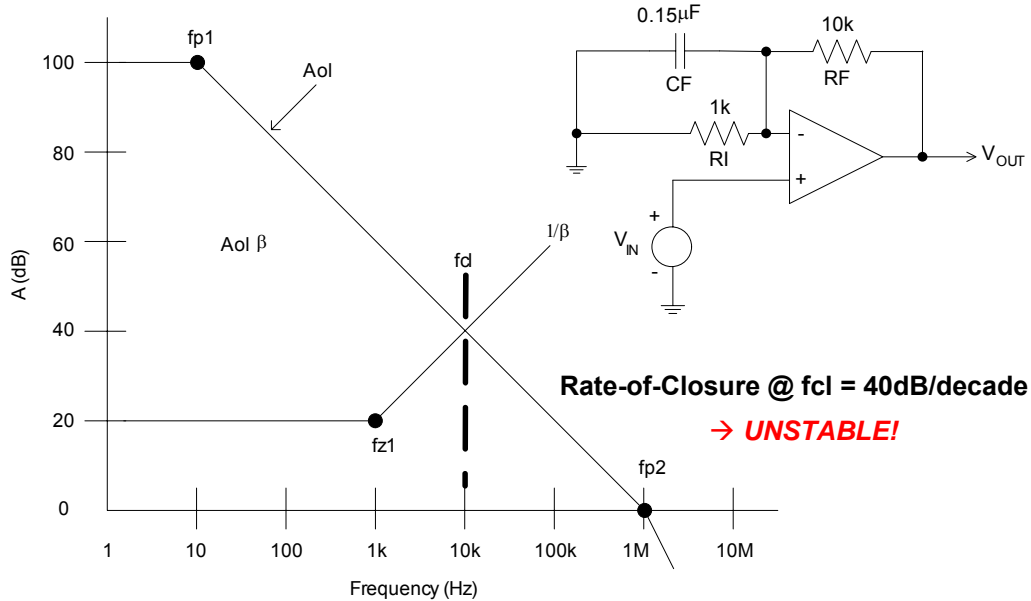


图 1.21 环路增益稳定性举例

从 A_{ol} 曲线上的 $1/\beta$ 曲线，我们能绘出 $A_{ol}\beta$ （环路增益）幅度曲线（图 1.22）。从环路增益幅度曲线，我们又能绘出环路增益相位曲线。从 A_{ol} 曲线上的 $1/\beta$ 曲线绘出 $A_{ol}\beta$ 曲线的规则很简单： A_{ol} 曲线上的极点和零点即为 $A_{ol}\beta$ 曲线上的极点和零点； $1/\beta$ 曲线上的极点和零点则为 $A_{ol}\beta$ 曲线上的零点与极点。记住这一点的一种简单方法是， β 用于 $A_{ol}\beta$ 曲线，而 $1/\beta$ 为 β 的倒数，因此我们预计 $A_{ol}\beta$ 曲线会采用 $1/\beta$ 曲线上极点与零点的倒数，而极点的倒数为零点，零点的倒数为极点。

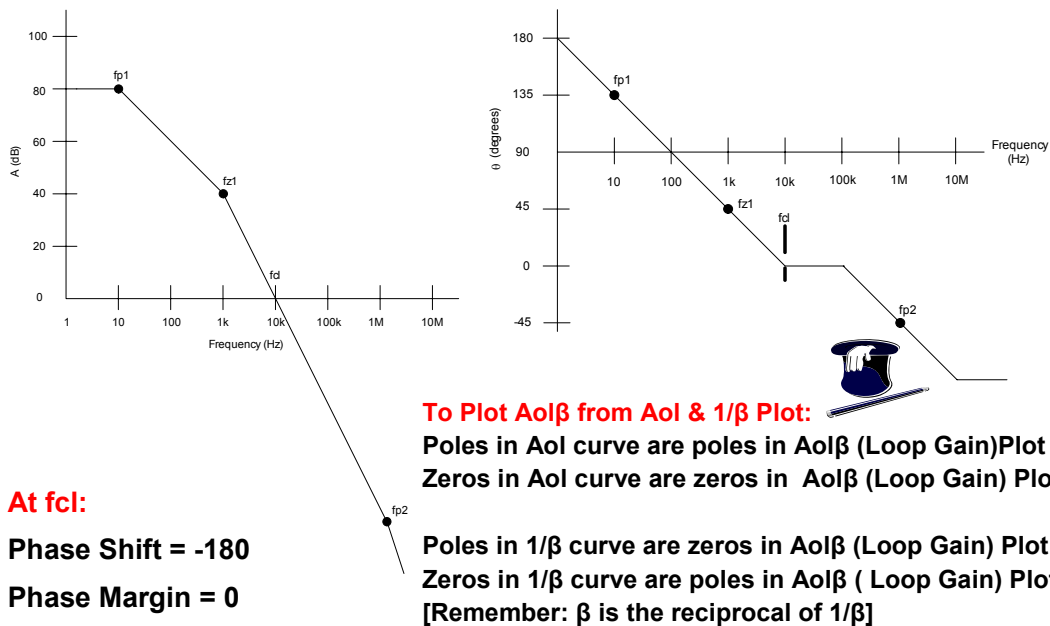


图 1.22 得自 A_{ol} 曲线与 $1/\beta$ 曲线的的闭环增益

图字：在 f_{cl} 上：
相移 = -180°
相位余量 = 0

为从 A_{ol} 及 $1/\beta$ 曲线绘出 $A_{ol}\beta$ 曲线：
 A_{ol} 曲线上的极点为 $A_{ol}\beta$ （环路增益）曲线上极点
 A_{ol} 曲线上的极点为 $A_{ol}\beta$ （环路增益）曲线上极点
 $1/\beta$ 曲线上的极点为 $A_{ol}\beta$ （环路增益）曲线上零点
 $1/\beta$ 曲线上的零点为 $A_{ol}\beta$ （环路增益）曲线上极点
（请记住： β 为 $1/\beta$ 的倒数）

1.6 $1/\beta$ 与闭环响应

V_{OUT}/V_{IN} 闭环响应并非总是和 $1/\beta$ 一样。在图 1.23 的示例中，我们可看出，交流小信号反馈受与 R_I 并联的 R_n - C_n 网络的修改。随着频率的增加，我们看到该网络修改的结果反映在 A_{ol} 曲线上的 $1/\beta$ 曲线中。因此可将本例看成是一个反相取和运放电路。我们将通过 R_I 的 V_{IN} 与通过 R_n - C_n 网络到地的信号相加。 V_{OUT}/V_{IN} 在低频上不会受此 R_n - C_n 网络的影响，且所需增益可看成是 20dB。随着环路增益 ($A_{ol}\beta$) 被 R_n - C_n 网络拉低至 1 (0dB)，即没有环路增益用于纠正误差，而 V_{OUT}/V_{IN} 则会在 f_{cl} 以上频率上跟随 A_{ol} 曲线。

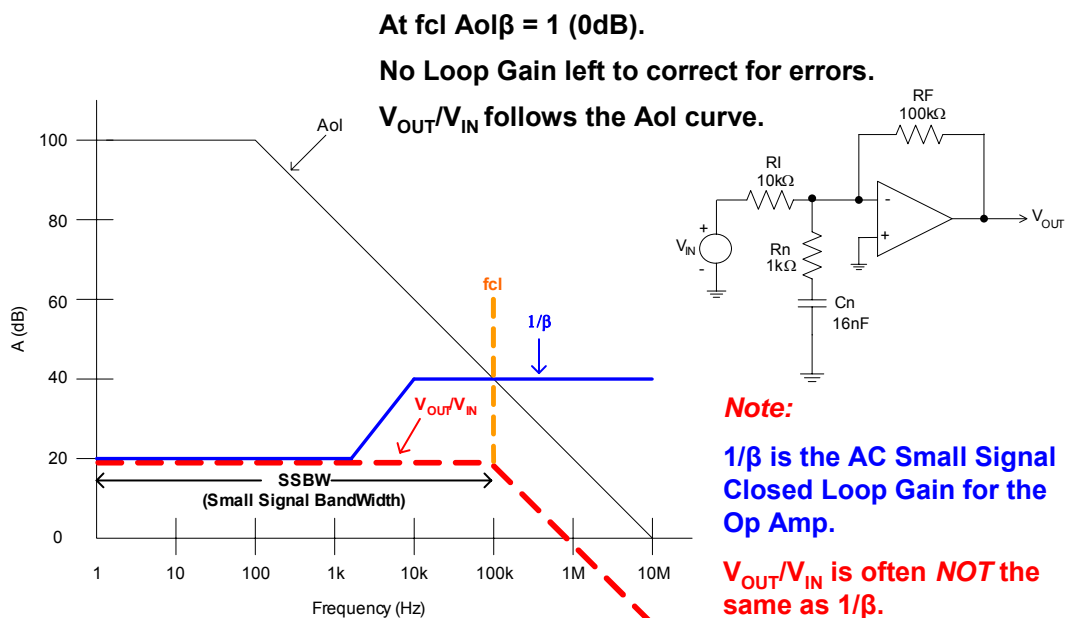


图 1.23 V_{OUT}/V_{IN} 比 $1/\beta$

图字（上下、左右）： A_{ol} 、SSBW（小信号带宽）；在 f_{cl} 上 $A_{ol}\beta=0$ (dB)、无环路增益用于纠正误差、 V_{OUT}/V_{IN} 响应跟随 A_{ol} 曲线；注： $1/\beta$ 为运放交流小信号闭环增益、 V_{OUT}/V_{IN} 常常与 $1/\beta$ 不同。

参考文献：

- 1、Frederiksen, Thomas M., “直观运放基础与应用”，修订版，McGraw-Hill 公司，纽约，1988 年。
- 2、Faulkenberry, Lucus M., “用于线性 IC 应用的运放入门”，第二版，John Wiley & Sons 公司，纽约，1982
- 3、Tobey – Graeme –Huelsman, 编辑，“Burr-Brown 运放设计与应用”，McGraw-Hill 公司，纽约，1971 年